

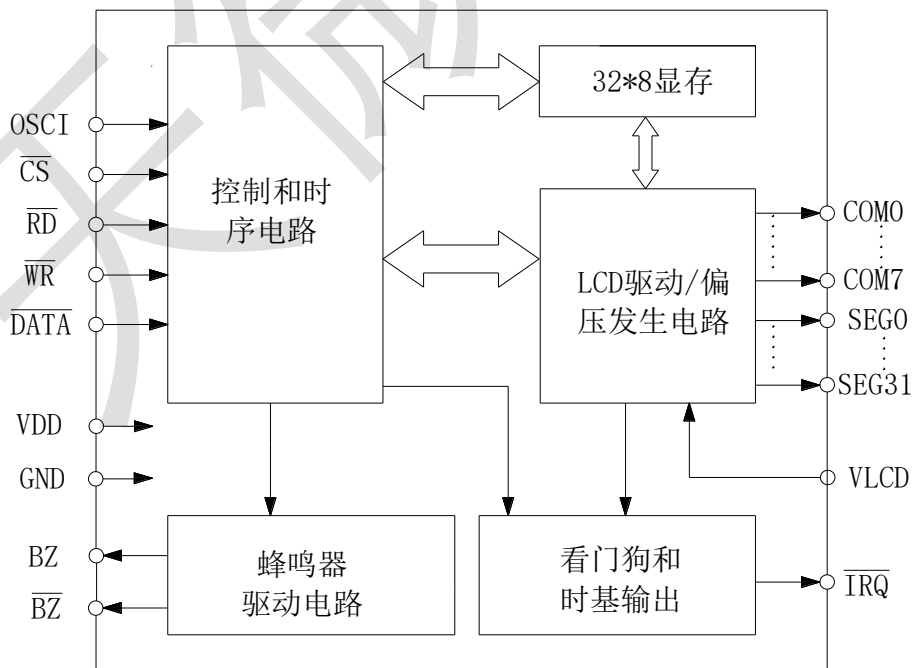
## 特性描述

TM1622B是256点内存映象和多功能的LCD驱动专用芯片, TM1622B的软件配置特性使它适用于多种LCD应用场合, 包括: LCD模块和显示子系统。用于连接主控制器和TM1622B的管脚只有4或5条, TM1622B还有一个节电命令用于降低系统功耗。本产品性能优良、质量可靠。

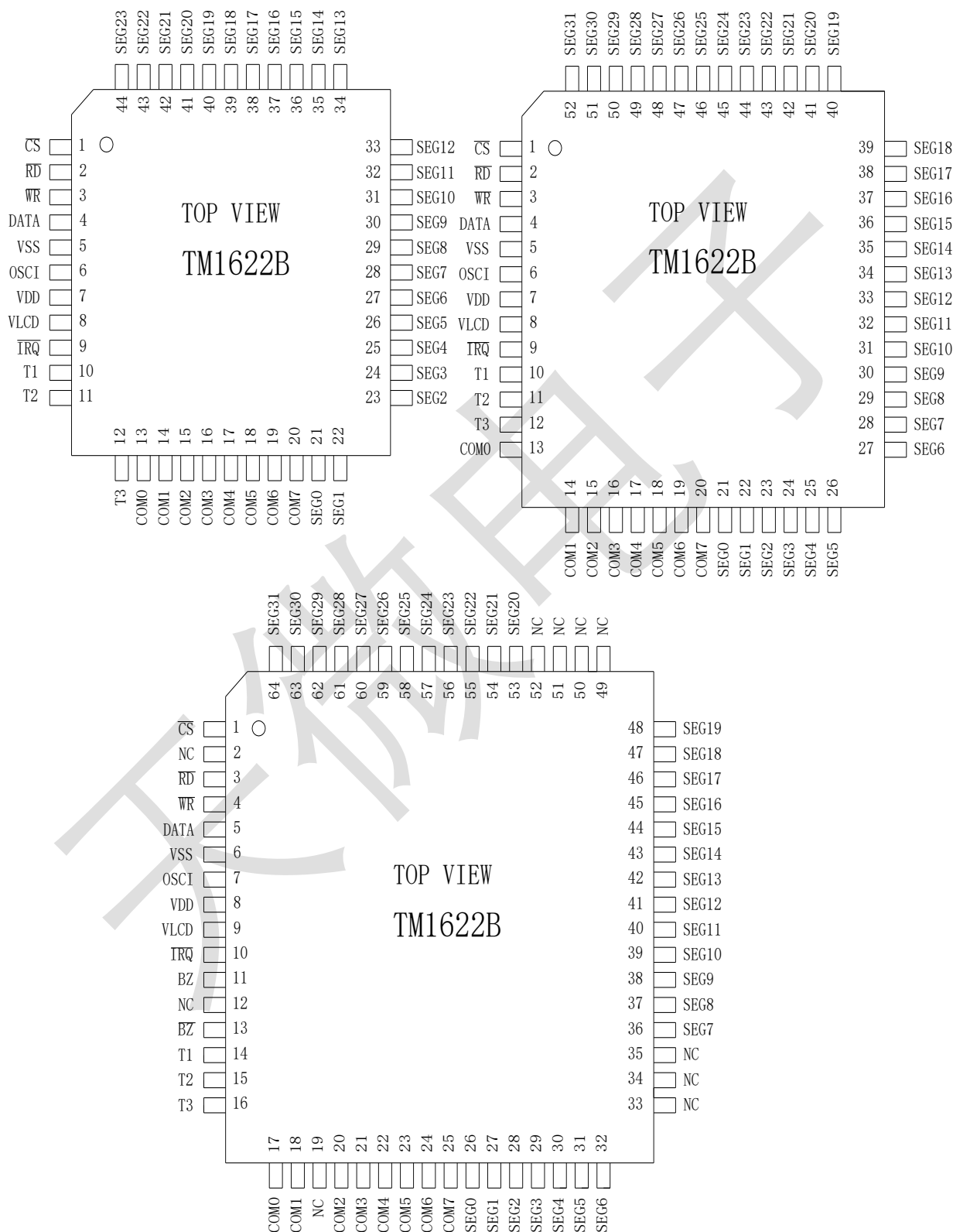
## 功能特点

- 工作电压 2.4~5.2V
- 内置 32 KHz RC振荡器
- 可外接 32KHz频率源作为时钟输入
- 内置时基频率源
- 内置蜂鸣器输出驱动, 有两种输出频率可选(2 KHz或者4 KHz)
- 内置节电模式, 可用于减少功耗
- 内置时基发生器和看门狗(WDT)输出
- 内置 32 x 8 位显示寄存器, 32 个SEG, 8 个COM输出驱动, 1/4 偏压
- 四线串行接口
- 提供VLCD管脚用于调整LCD操作电压
- 三种数据访问模式
- 八个时基/看门狗定时器时钟源
- 数据模式和命令模式指令
- 三种封装形式可选: LQFP44(短脚), LQFP52, LQFP64,

## 内部结构框图



管脚排列

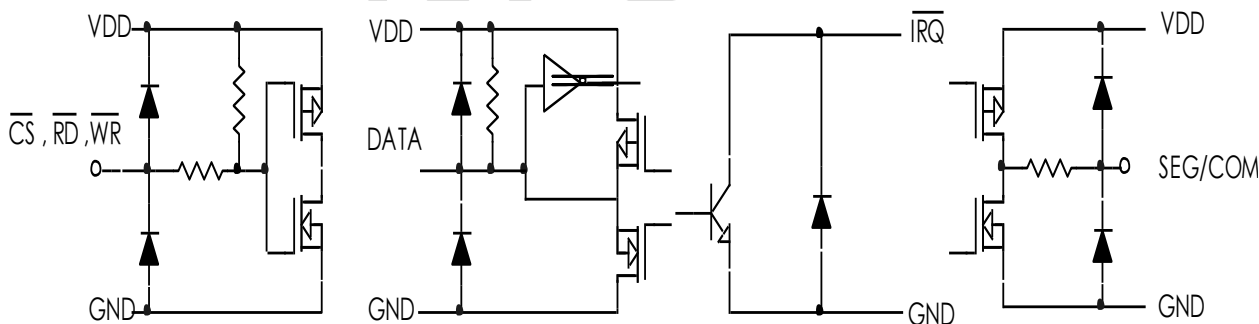


## 管脚功能

管脚名称	管脚序号	I/O	功能说明
CS	1	I	片选信号，CS为高时，读写数据或者命令无效，串行接口电路复位，CS为低电平时，可正常读写数据和命令
RD	3	I	READ模式时钟输入，在RD信号源的下沿，显存内的数据会写到DATA线上，TM1622B可以在下一个RD上升沿锁存这些数据
WR	4	I	WRITE模式时钟输入，在WR信号上升沿时，DATA线上的数据被写进TM1622B
DATA	5	I/O	串行数据输入/输出
GND	6	—	接系统地
OSCI	7	I	外接一 32KHz 频率源，若用内部RC振荡器，该脚应该浮空
VDD	8	—	芯片电源输入
VLCD	9	I	LCD 偏压输入
IRQ	10	O	时基或看门狗定时器溢出标志位，NMOS开漏输出
BZ/BZ	11/13	O	蜂鸣器输出驱动
T1, T2, T3	14, 15, 16,	I	偏压输入，正常使用中不建议使用
COM0~COM7	17~25	O	LCD COM端驱动输出口
SEG0~SEG31	26~64	O	LCD SEG端驱动输出口
NC	2, 12, 19, 33, 34, 35, 49, 50, 51, 52		不连接

\*备注：上表中的管脚序号，以 LQFP64 封装为例。不同的封装，脚位有所不同，详情请参考管脚排列图。

## 输入输出等效电路



集成电路系静电敏感器件，在干燥季节或者干燥环境使用容易产生大量静电，静电放电可能会损坏集成电路，天微电子建议采取一切适当的集成电路预防处理措施，不正当的操作焊接，可能会造成 ESD 损坏或者性能下降，芯片无法正常工作。

**极限参数 <sup>(1) (2)</sup>**

参数名称		参数符号	极限值	单 位
逻辑电源电压		VDD	-0.5~+7.0	V
输入端电压范围	Data, CS, WR, RD	Vin	-0.5~VDD+0.5	V
工作温度范围		Topr	-40~+85	℃
储存温度范围		Tstg	-55~+150	℃
人体模式（HBM）		ESD	2000	V
机器模式（MM）			200	V

(1) 芯片长时间工作在上述极限参数条件下, 可能造成器件可靠性降低或永久性损坏, 天微电子不建议实际使用时任何一项参数达到或超过这些极限值。

(2) 所有电压值均相对于系统地测试。

**推荐工作条件**

在-45℃~+85℃下测试, 除非另有说明			TM1622B			单位
参数名称	参数符号	测试条件	最小值	典型值	最大值	
电源电压	VDD	-	2.7	5.0	5.2	V
外置时钟频率	Ext_CLOCK	-	-	32	-	KHz
工作温度范围	Ta	-	-20	-	+85	℃
工作结温范围	Tj	-	-40	-	+125	℃

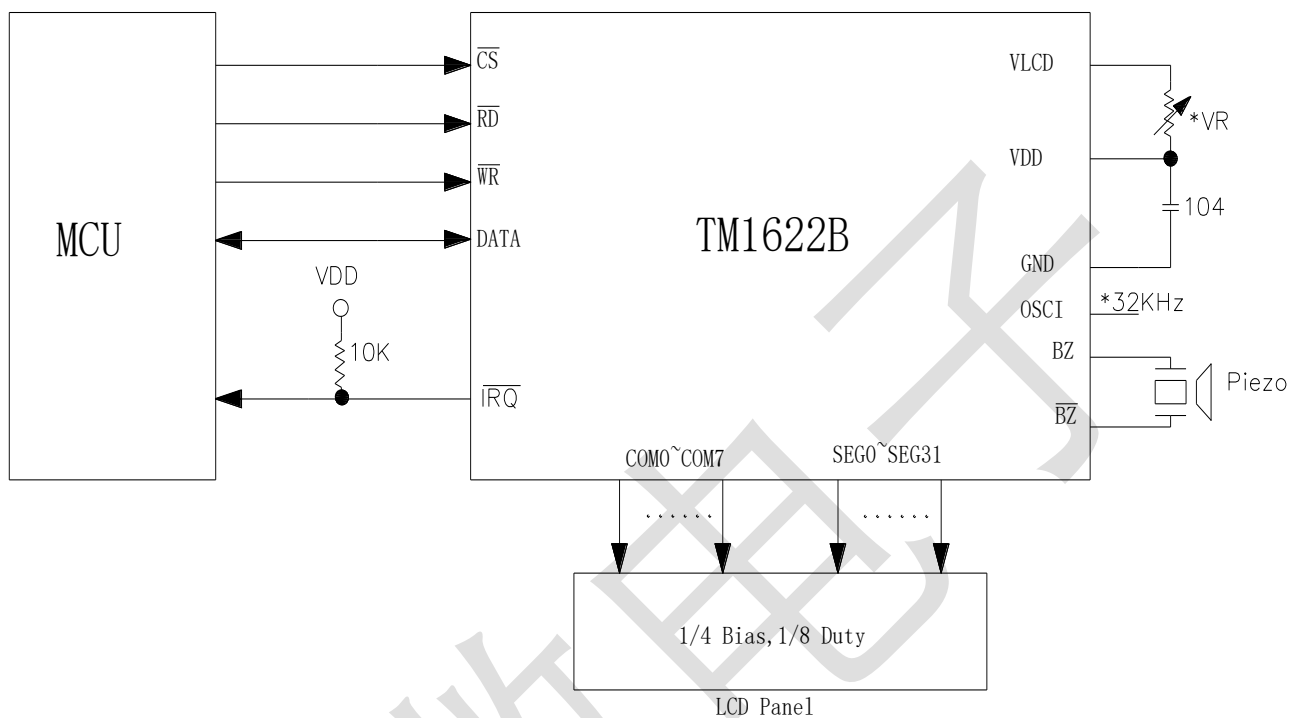
**AC 电气特性**

在 VDD=5.0V 及工作温度为-40℃~+85℃下测试, 典型值在 VDD=5.0V 和 Ta=+25℃条件下得出, 除非另有说明			TM1622B			单位
参数名称	参数符号	测试条件	最小值	典型值	最大值	
系统时钟	Fsys1	VDD=3.0V, 片内 RC	24	32	40	KHz
		VDD=5.0V, 片内 RC				
		VDD=3.0/5.0V, 外部时钟	-	32	-	
LCD 驱动扫描频率	Flcd	VDD=3.0V, 片内 RC	48	64	80	Hz
		VDD=5.0V, 片内 RC	48	64	80	
		VDD=3.0/5.0V, 外部时钟	-	64	-	
COM 时钟周期	Tcom	n 个 COM 口	-	n/Flcd	-	Hz
WR 时钟频率	Fclk1	VDD=5.0V, 50%占空比	4	-	300	KHz
		VDD=3.0V, 50%占空比	4	-	150	
RD 时钟频率	Fclk2	VDD=5.0V, 50%占空比	1	-	75	KHz
		VDD=3.0V, 50%占空比	1	-	150	
CS 高电平宽度	Tcsh	-	500	600	-	ns
WR, RD 输入电平持续时间	Tclk	VDD=5.0V, 写模式	3.5	-	125	μs
		VDD=5.0V, 读模式	6.7	-	-	
		VDD=3.0V, 写模式	1.7	-	125	
		VDD=3.0V, 读模式	3.4	-	-	
声音输出频率	Ftone	TONE 2K, 片内 RC	1.5	2.0	2.5	KHz
		TONE 4K, 片内 RC	3	4	5	

**DC 电气特性**

在 VDD=5.0V 及工作温度为-40℃~+85℃下测试，典型值在 VDD=5.0V 和 Ta=+25℃条件下得出，除非另有说明				TM1622B			单位
参数名称	参数符号	VDD	测试条件	最小值	典型值	最大值	
工作电压	VDD	-	-	2.4	5.0	5.2	V
工作电流	I <sub>dd</sub>	3.0V	片内 RC，空载		100	300	μA
		5.0V	片内 RC，空载		150	500	
工作电流	I <sub>dd1</sub>	3.0V	外部时钟，空载		50	120	μA
		5.0V	外部时钟，空载		120	240	
待机电流	I <sub>DD2</sub>	3.0V	省电模式，空载		1	5	μA
		5.0V	省电模式，空载		1.5	10	
COM 时钟周期	T <sub>com</sub>		n 个 COM 口		n/F <sub>lcd</sub>		Hz
WR 时钟频率	F <sub>clk1</sub>	3.0V	50% 占空比	4		150	KHz
		5.0V	50% 占空比	4		300	
RD 时钟频率	F <sub>clk2</sub>	3.0V	50% 占空比	1		150	KHz
		5.0V	50% 占空比	1		75	
CS 高电平宽度	T <sub>csh</sub>			500	600	-	ns
WR, RD 输入高低电平持续时间	T <sub>clk</sub>	3.0V	写模式	1.7		125	μs
		5.0V	读模式	3.4			
		3.0V	写模式	3.5		125	
		5.0V	读模式	6.7			
输入低电平电压	V <sub>il</sub>	3.0V	DATA, WR, RD, CS	0		0.6	V
		5.0V		0		1.0	
输入低电平电压	V <sub>ih</sub>	3.0V	DATA, WR, RD, CS	1.2		3.0	V
		5.0V		1.6		5.0	
DATA, BZ, BZ, IRQ 灌电流	I <sub>OL1</sub>	3.0V	V <sub>ol</sub> =0.5V	2	4.5	-	mA
		5.0V	V <sub>ol</sub> =0.5V	1	3		
DATA, BZ, BZ 拉电流	I <sub>Oh1</sub>	3.0V	V <sub>oh</sub> =2.5V	-1	-2		mA
		5.0V	V <sub>oh</sub> =4.5V	-2	-3.5		
SEG 灌电流	I <sub>segl</sub>	3.0V	V <sub>seg</sub> =0.5V	280	400	500	μA
		5.0V	V <sub>seg</sub> =0.5V	300	430	550	
SEG 拉电流	I <sub>segh</sub>	3.0V	V <sub>seg</sub> =2.5V	-110	-160	-210	μA
		5.0V	V <sub>seg</sub> =4.5V	-130	-180	-230	
COM 灌电流	I <sub>coml</sub>	3.0V	V <sub>seg</sub> =0.5V	410	460	510	μA
		5.0V	V <sub>seg</sub> =0.5V	410	460	510	
COM 拉电流	I <sub>comh</sub>	3.0V	V <sub>seg</sub> =2.5V	-120	-170	-220	μA
		5.0V	V <sub>seg</sub> =4.5V	-140	-190	-240	

## 应用信息



### 说明:

- 1、上图给出的简图以LQFP64 封装的芯片为例。
- 2、VLCD的电压必须小于或者等于VDD的电压。
- 3、VLCD的上拉可调电阻用来调节LCD的控制电压，当VDD=5.0V，Vlcd=4.0V，则VR=15K±20%。
- 4、如不需要读取 TM1622B 的显存数据，RD 可以不连接到 MCU。
- 5、VDD 对 GND 的电容可以滤掉芯片 VDD 上的产生的纹波，所以此电容不能省掉，并在 PCB 布板时，尽量接近芯片。
- 6、芯片时钟可选片内 RC 和外部时钟。如果使用内部 RC 振荡，OSCI 脚必须保持浮空状态，\*32KHz 的时钟必须撤离，否则芯片可能不能正常工作。
- 7、TM1622B 开 LCD 显示后，COM 口循环输出阶梯波，这一特性使得 TM1622B 可以驱动 2COM, 4COM, 8COM 的 LCD。
- 8、如果不使用时基/WDT 功能，IRQ 与 MCU 的连线可以不连接。由于 IRQ 为 Nmos 开漏输出，所以如果使用时基/WDT 功能，IRQ 必须接一 10K 上拉电阻，否则 IRQ 将不能输出高电平。

## 功能描述

1:显示内存 (RAM)

静态显示内存包含  $32 \times 8$  位的格式来存储需要显示的数据, RAM 的数据直接映像到 LCD 显示驱动器,

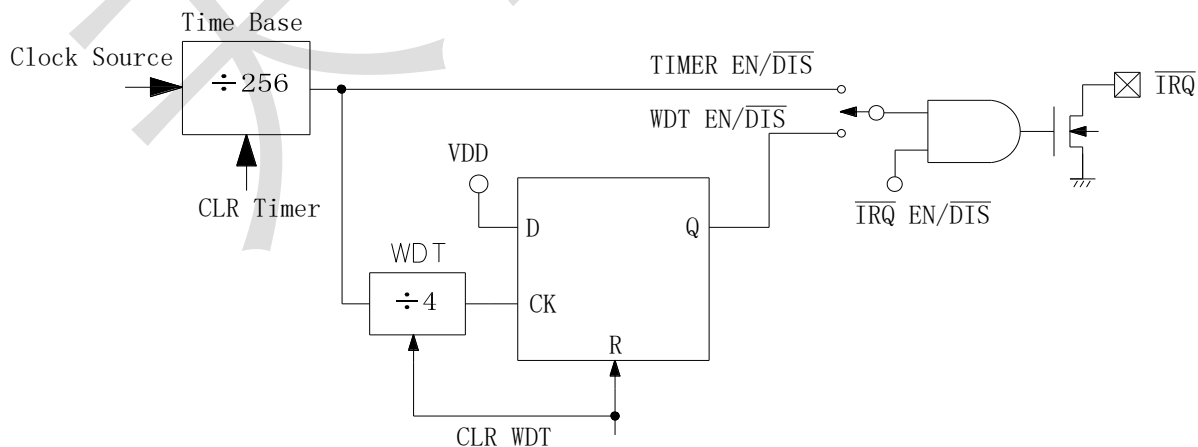
	COM7	COM6	COM5	COM4	COM3	COM2	COM1	COM0	
SEG0					1				0
SEG1					3				2
SEG2					5				4
SEG3					7				6
⋮		⋮	⋮		⋮	⋮	⋮		⋮
SEG31					63				62
	D3	D2	D1	D0	Addr Data	D3	D2	D1	D0 Data

Data 4 bits (D3, D2, D1, D0)

也可以通过 READ, WRITE, 和 READ-MODIFY-WRITE 命令进行读写操作, 下图给出的为 RAM 映像图

## 2:时基和看门狗输出 (WDT)

时基发生器和看门狗输出 (WDT) 共用相同的 ( $\div 256$ ) 分频电路, TIMER EN/DIS/CLR, WDT EN/DIS/CLR 分别作用于时基发生器和看门狗电路。下图给出了示意图。



开启 WDT 后，一旦 WDT 超时，IRQ 将被拉低，并一直保持低电平状态直到执行 CLR WDT 或者执行 IRQ DIS 命令后，才会关断的输出，此时 IRQ 输出高阻状态，被外部上拉电阻强制拉为高电平状态。

如果选择外部时钟作为系统频率源时，SYS DIS 命令无效，系统也不能进入省电模式。TM1622B 在断电或者撤消外部时钟前，一直保持工作状态。

### 3: 蜂鸣器驱动输出

TM1622B 内置了一个简单的声音发生器，可以在 BZ 和 BZ 脚输出一对差动驱动信号，用于驱动蜂鸣器产生一个单音。执行 TONE2K 和 TONE4K 命令后，可以输出 2KHz 和 4KHz 频率驱动蜂鸣器发出两种不同的声音；TONEOFF 命令可以用于关闭声音输出。当系统失效或者执行了 TONGOFF 命令后，BZ 和 BZ 将保持低电平输出状态。

### 4: 命令模式

TM1622B 可以用软件配置，两种模式的命令可以配置 TM1622B 和读写显存的数据，TM1622B 的配置模式称为命令模式，对芯片显存进行操作模式，称为数据模式，下表中给出了数据和命令模式的类型码表：

操作	模式	类型码
READ	数据	110
WRITE	数据	101
READ-MODIFY-WRITE	数据	101
COMMAND	命令	100

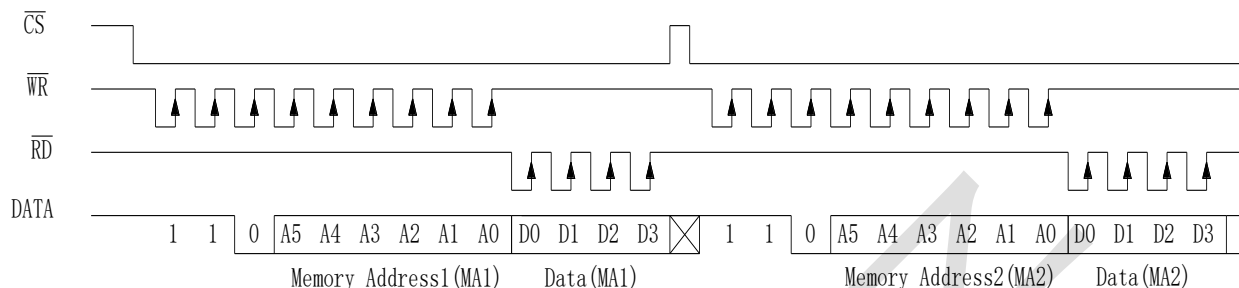
模式命令应该在数据或者命令传送前发送。如果要传送的连续命令，命令模式类型码 100 只能发送一次，后续紧跟着的命令不同命令的命令代码。在不连续命令模式或者不连续地址的数据模式下每次发完一个命令或者一个数据指令后，CS 应该先置“1”，保证当前的的操作模式复位。CS 管脚置“0”后，应该先发送新的操作模式类型码。

### 5: 通讯端口

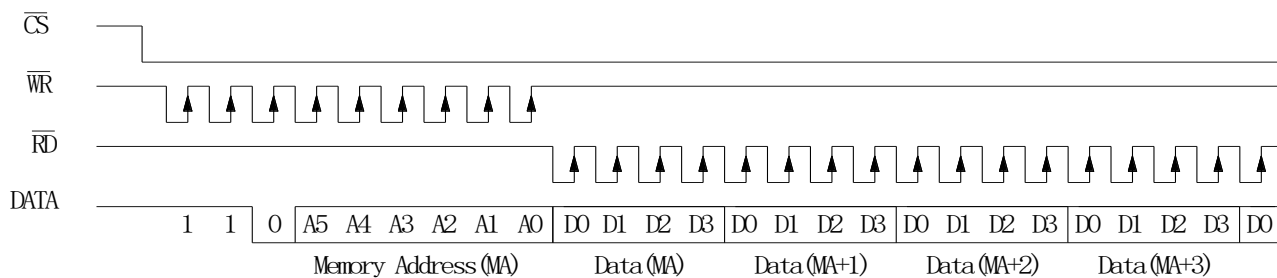
TM1622B 只有四个管脚用于与 MCU 的通讯，管脚 CS 用于初始化串行接口电路和结束指令数据的传送。CS 置“1”时，TM1622B 不接受任何 MCU 发送的命令和数据并且初始化串行接口。在不同的操作类型码之间，CS 必须用一个高电平初始化 TM1622B 的串行接口，否则传送的命令或者数据会出错。管脚 DATA 是串行数据输入/输出脚，读/写数据可以通过 DATA 与 RD, WR 之间的配合来完成。管脚 RD 是读显存时钟输入脚，在 RD 信号的下降沿时，显存内的数据会被输出到芯片 DATA 寄存器里面，在 RD 的上升沿和下一个下降沿之间，DATA 寄存器里面的数据会被读出到 DATA 脚上。管脚 WR 是写时钟输入，在 WR 信号上沿，管脚 DATA 上的数据，地址，命令将被写入到 TM1622B。可选的管脚 IRQ, 可用作 MCU 与 TM1622B 的通讯接口，IRQ 可以通过软件设置作为时基定时器输出或者 WDT 溢出标志位输出，MCU 与 TM1622B 的 IRQ 相连后，可以实现时基或者 WDT 功能的应用。IRQ 由于是 Nmos 开漏输出，使用过程中必须加 10k 上拉电阻。如果不需要使用时基或者 WDT 功能，IRQ 可以浮空。

## 读写时序图

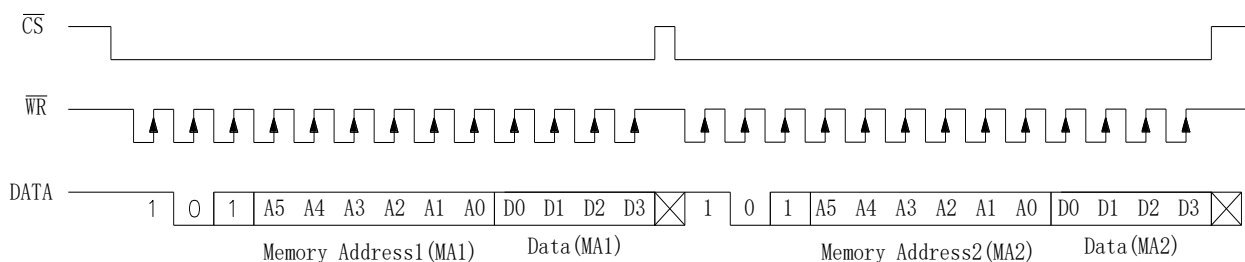
### READ 模式（命令代码：110）



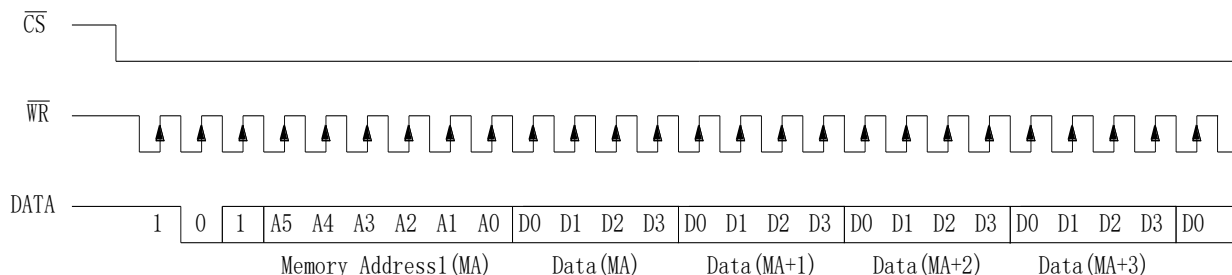
### READ 模式（读连续地址）



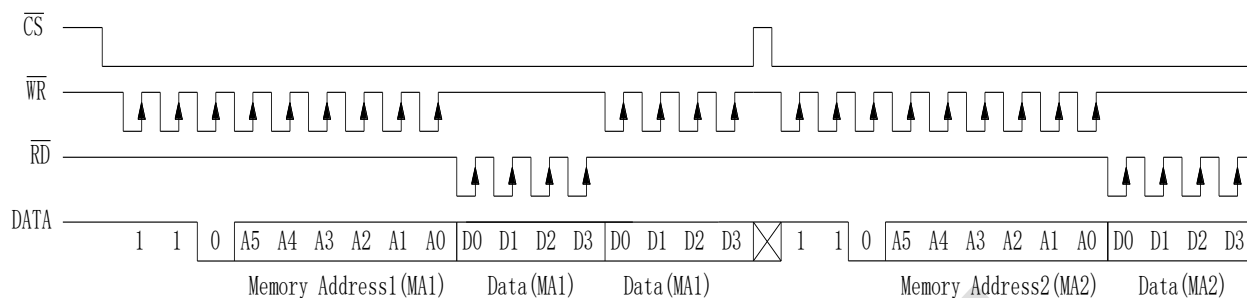
### WRITE 模式（命令代码：101）



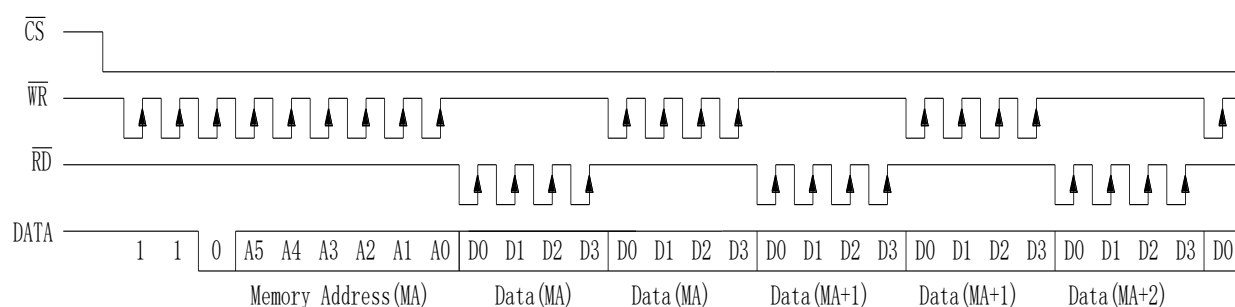
### WRITE 模式（写连续地址）



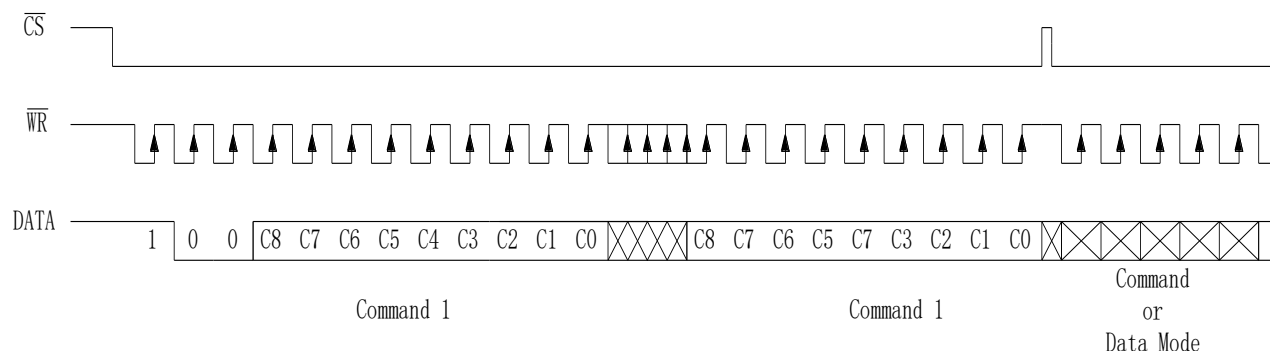
### READ-MODIFY-WRITE 模式（命令代码：101）



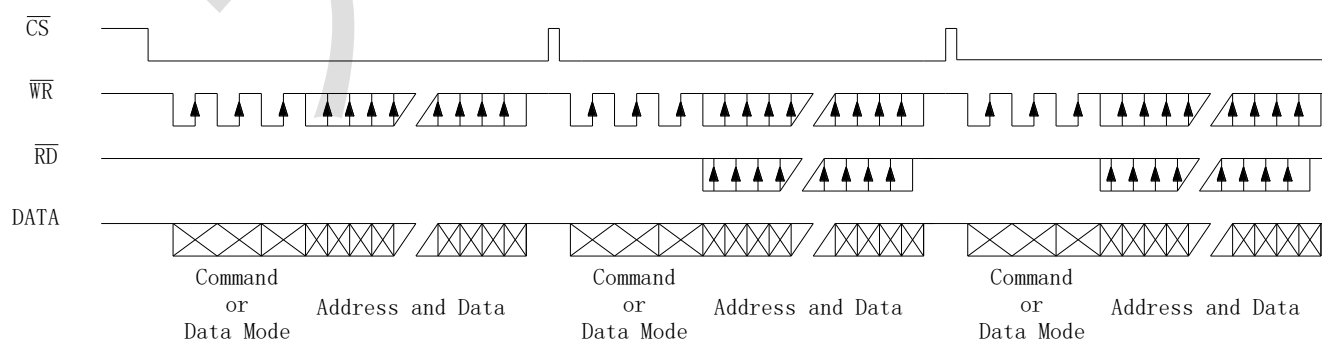
### READ-MODIFY-WRITE 模式（访问连续地址）



### 命令模式（命令代码：100）



### 数据和命令模式



备注：MCU 应该在  $\overline{RD}$  的上升沿和下一个下降沿之间读取 DATA 上的数据，且  $\overline{RD}$  和  $\overline{WR}$  的波形不能有交叉，即同一时刻，只允许单独对  $\overline{RD}$  或者  $\overline{WR}$  进行操作。

**命令概述表**

命令名称	类型码	命令代码	D/C	功能描述	上电复位后缺省
READ	<b>110</b>	A5 A4 A3 A2 A1 A0 D0 D1 D2 D3	D	读显存数据	
WRITE	<b>101</b>	A5 A4 A3 A2 A1 A0 D0 D1 D2 D3	D	写显存数据	
READ-MODIFY-WRITE	<b>101</b>	A5 A4 A3 A2 A1 A0 D0 D1 D2 D3	D	读和写数据	
SYS DIS	<b>100</b>	0000_0000_X	C	关闭系统振荡器和LCD 偏压发生器	√
SYS EN	<b>100</b>	0000_0001_X	C	打开系统振荡器	
LCD OFF	<b>100</b>	0000_0010_X	C	关闭 LCD 显示	√
LCD ON	<b>100</b>	0000_0011_X	C	开启 LCD 显示	
TIMER DIS	<b>100</b>	0000_0100_X	C	时基输出失效	
WDT DIS	<b>100</b>	0000_0101_X	C	WDT 溢出标志输出失效	
TIMER EN	<b>100</b>	0000_0110_X	C	使能时基输出	
WDT EN	<b>100</b>	0000_0111_X	C	使能 WDT 溢出标志失效	
TONE OFF	<b>100</b>	0000_1000_X	C	关闭声音输出	√
CLR TIMER	<b>100</b>	0000_1101_X	C	时基发生器清零	
CLR WDT	<b>100</b>	0000_1111_X	C	清除 WDT 状态	
RC 32K	<b>100</b>	0001_10XX_X	C	系统时钟源，片内 RC 振荡器	√
EXT 32K	<b>100</b>	0001_11XX_X	C	系统时钟源，外部时钟源	
TONE 4K	<b>100</b>	010X_XXXX_X	C	声音输出频率：4KHz	
TONE 2K	<b>100</b>	0110_XXXX_X	C	声音输出频率：2KHz	
IRQ DIS	<b>100</b>	100X_0XXX_X	C	IRQ 输出失效	√
IRQ EN	<b>100</b>	100X_1XXX_X	C	IRQ 使能输出	
F1	<b>100</b>	101X_0000_X	C	时基本输出频率：1Hz WDT 使能后输出延时：4 s	
F2	<b>100</b>	101X_0001_X	C	时基本输出频率：2Hz WDT 使能后输出延时：2s	
F4	<b>100</b>	101X_0010_X	C	时基本输出频率：4Hz WDT 使能后输出延时：1 s	
F8	<b>100</b>	101X_0011_X	C	时基本输出频率：8Hz WDT 使能后输出延时：1/2 s	
F16	<b>100</b>	101X_0100_X	C	时基本输出频率：16Hz WDT 使能后输出延时：1/4 s	
F32	<b>100</b>	101X_0101_X	C	时基本输出频率：32Hz WDT 使能后输出延时：1/8s	
F64	<b>100</b>	101X_0110_X	C	时基本输出频率：64Hz WDT 使能后输出延时：1/16 s	
F128	<b>100</b>	101X_0111_X	C	时基本输出频率：128Hz WDT 使能后输出延时：1/32 s	√
TEST	<b>100</b>	1110-0000-X	C	测试模式，正常使用中不得发送	
NORMAL	<b>100</b>	1110-0011-X	C	正常模式	√

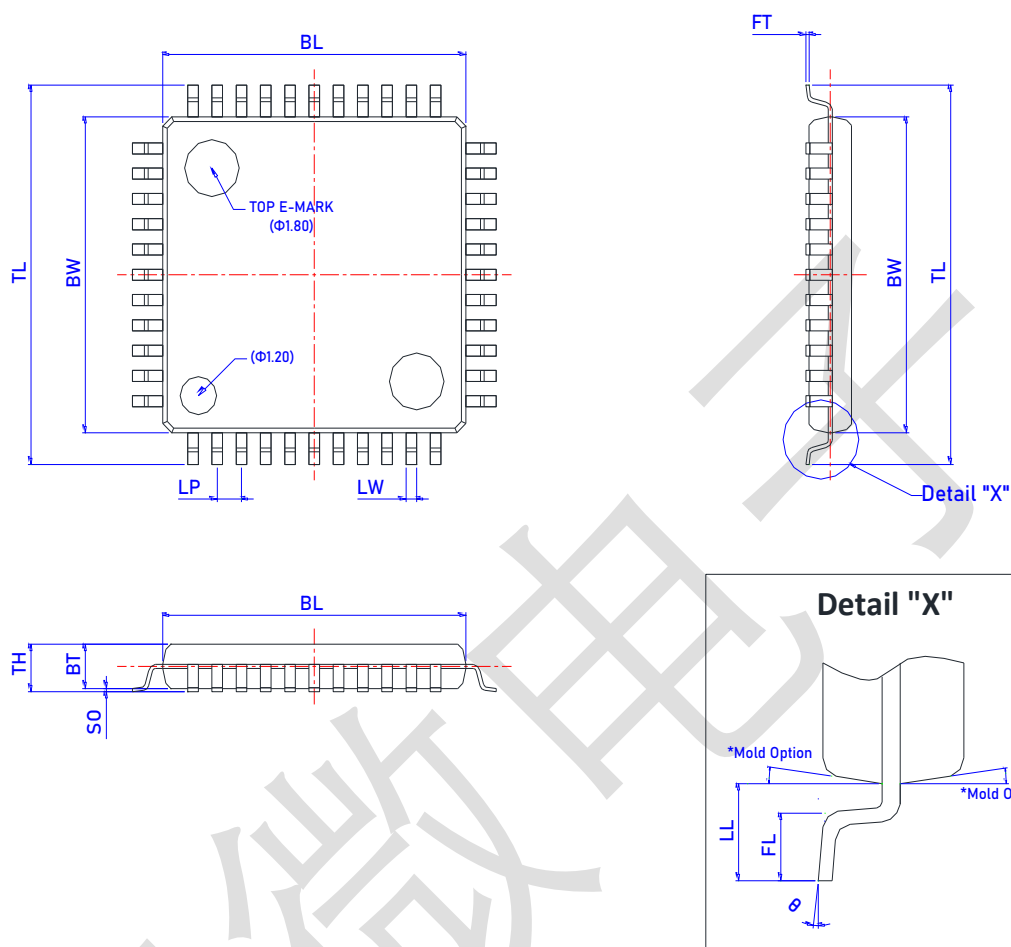
注：

- 1: X 不关心，建议写“0”。2: A5~A0 显存地址。3: D0~D4 显存数据。4: D/C 数据/命令模式。
- 5: 上电复位后缺省：上电复位后芯片默认的状态

所有的粗体数字：即 **110**，**101**，**100** 为模式命令类型码。**100** 为命令模式类型码，如果给 TM1622B 发送连续的命令，除第一个命令外，其他的命令不能再发 **100** 类型码。声音频率源和时基/WDT 时钟频率源由片内的 32KHz RC 振荡器或者外部的 32KHz 频率源提供。输出频率计算详见前文中系统描述章节的时基和看门狗输出（WDT）和上表中关于时基/WDT 频率输出频率设置指令 F0~F128。建议在上电复位后，用 MCU 初始化 TM1622B，因为如果上电复位失败后，TM1622B 将不能正常工作。

**TEST** 指令（**100 1110-0000-X**），用户在正常使用过程中不得给芯片发送，否则芯片将进入测试模式，而不能正常执行 MCU 发送的其他命令和数据。

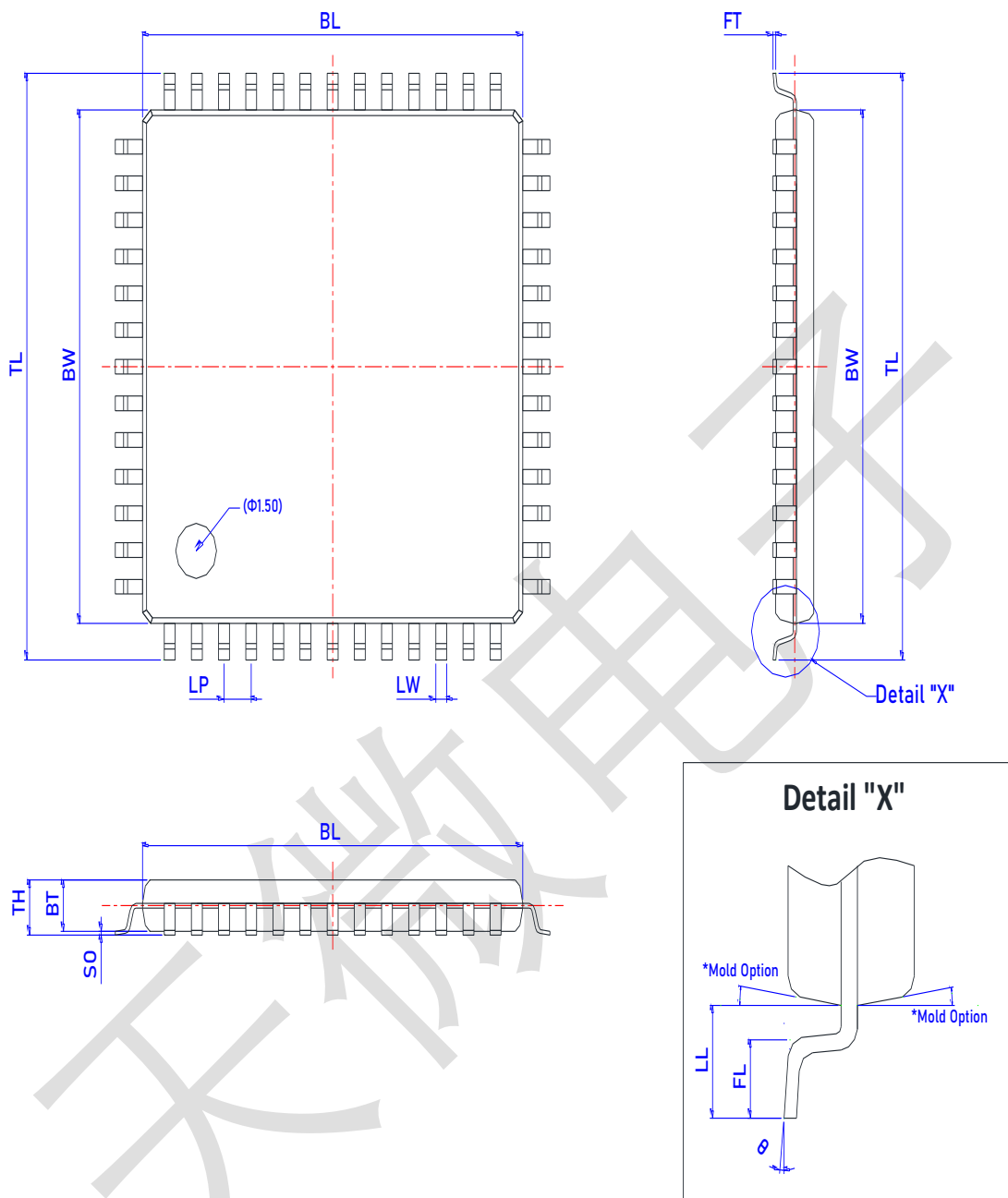
封装示意图 (LQFP44 10mm\*10mm):



## Dimensions

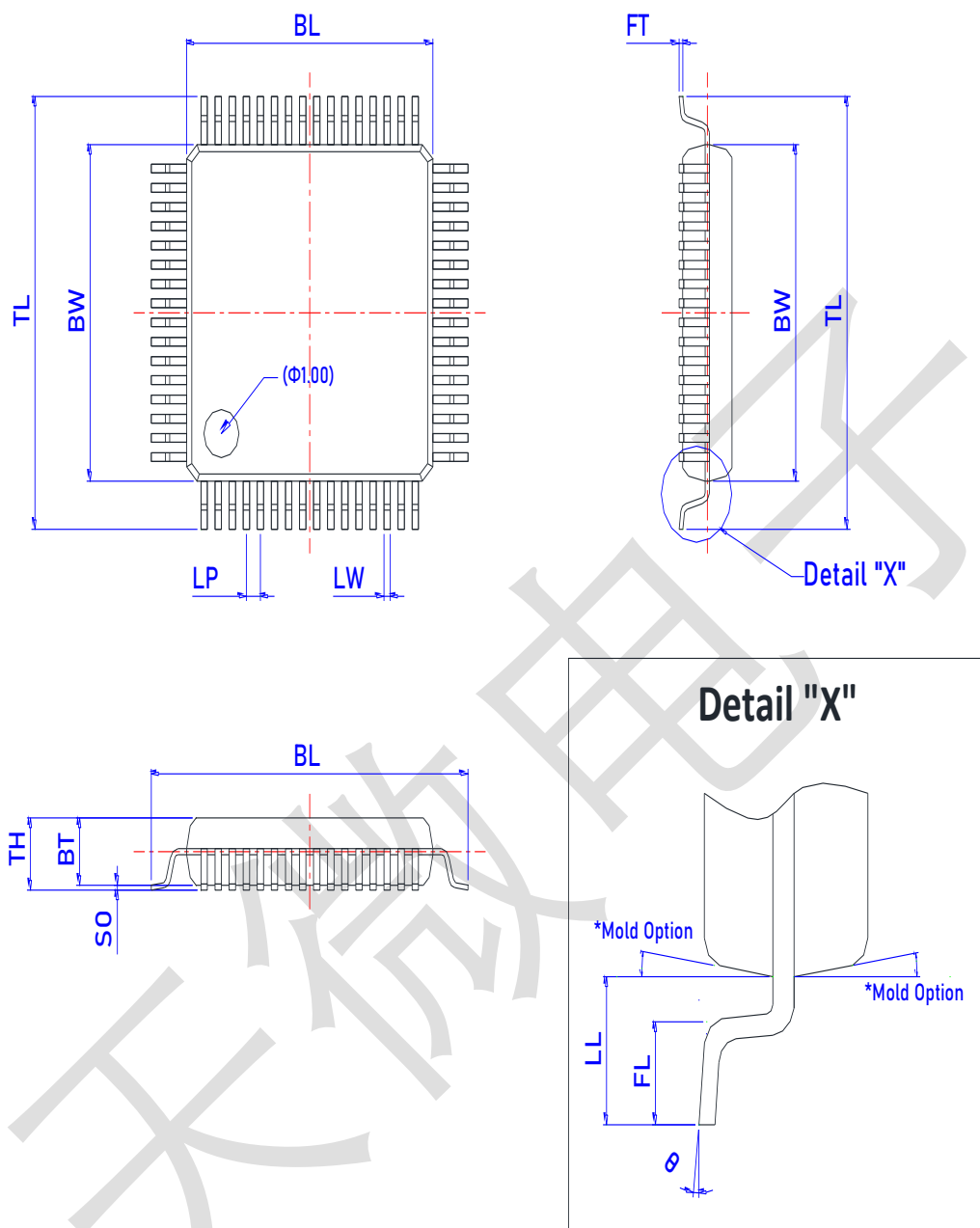
Item	BL	BW	TL	LW	LP	FT	BT	SO	TH	LL	FL	θ
表示	总长	胶体宽度	跨度	脚宽	脚间距	脚厚	胶体厚度	站高	胶体高度	单边长	脚长	脚角度
Unit	mm	mm	mm	mm	mm	mm	mm	mm	mm	mm	mm	°
Spec	10.10 (10.00) 9.90	10.10 (10.00) 9.90	12.05 (12.00) 11.95	0.350 TYP	0.800 TYP	0.150 (0.127) 0.100	1.45 (1.40) 1.35	0.150 (0.100) 0.050	1.550 Max.	1.10 (1.00) 0.90	0.70 (0.60) 0.50	8 (4) 0

封装示意图 (LQFP52 14mm\*14mm)



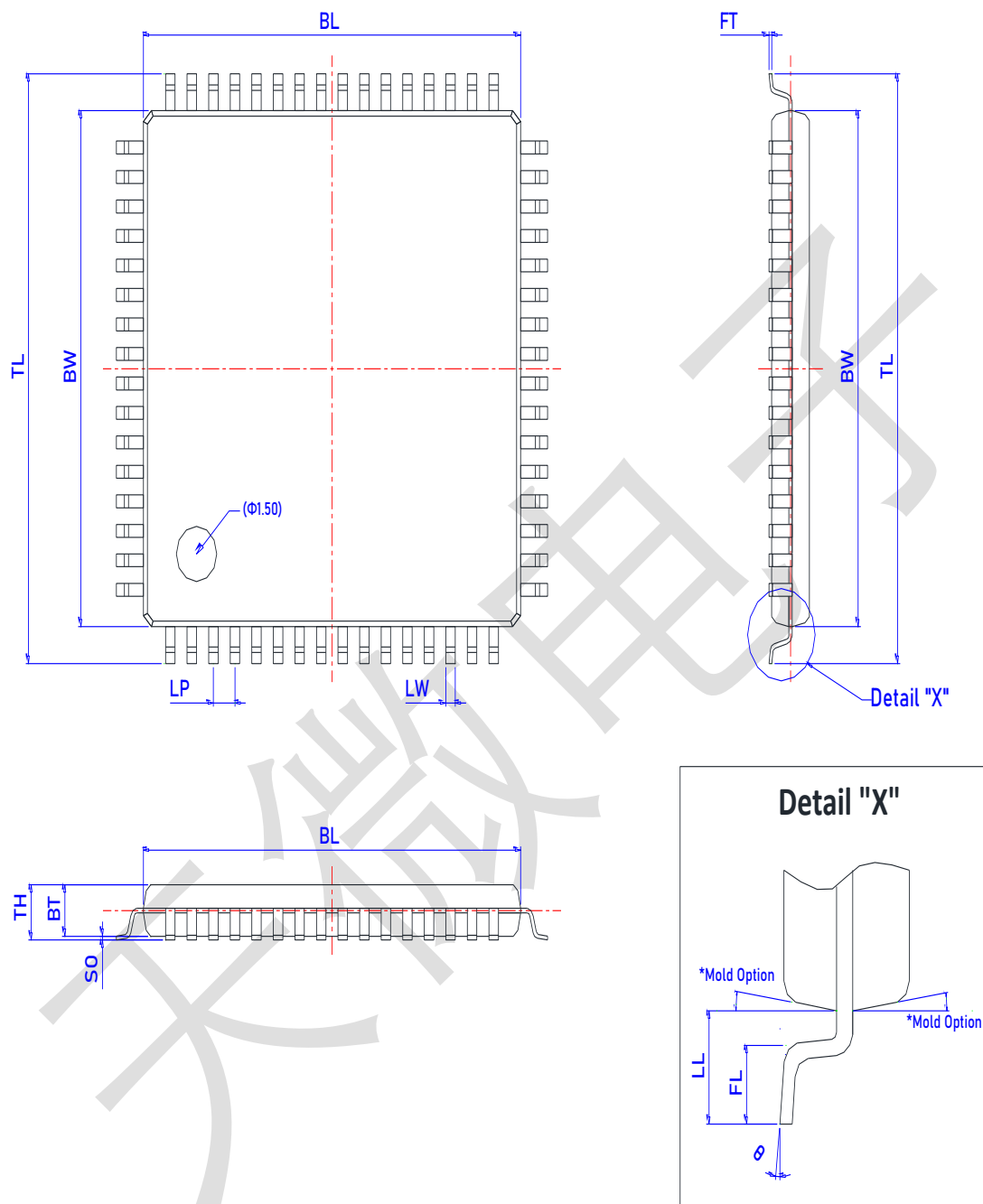
## Dimensions

Item	BL	BW	TL	LW	LP	FT	BT	SO	TH	LL	FL	θ
表示	总长	胶体宽度	跨度	脚宽	脚间距	脚厚	胶体厚度	站高	胶体高度	单边长	脚长	脚角度
Unit	mm	mm	mm	mm	mm	mm	mm	mm	mm	mm	mm	°
Spec	14.10 (14.00) 13.90	14.10 (14.00) 13.90	16.20 (16.00) 15.80	0.400 TYP	1.000 TYP	0.150 (0.127) 0.100	1.45 (1.40) 1.35	0.150 (0.100) 0.050	1.550 Max.	1.10 (1.00) 0.90	0.75 (0.60) 0.45	8 (4) 0



## Dimensions

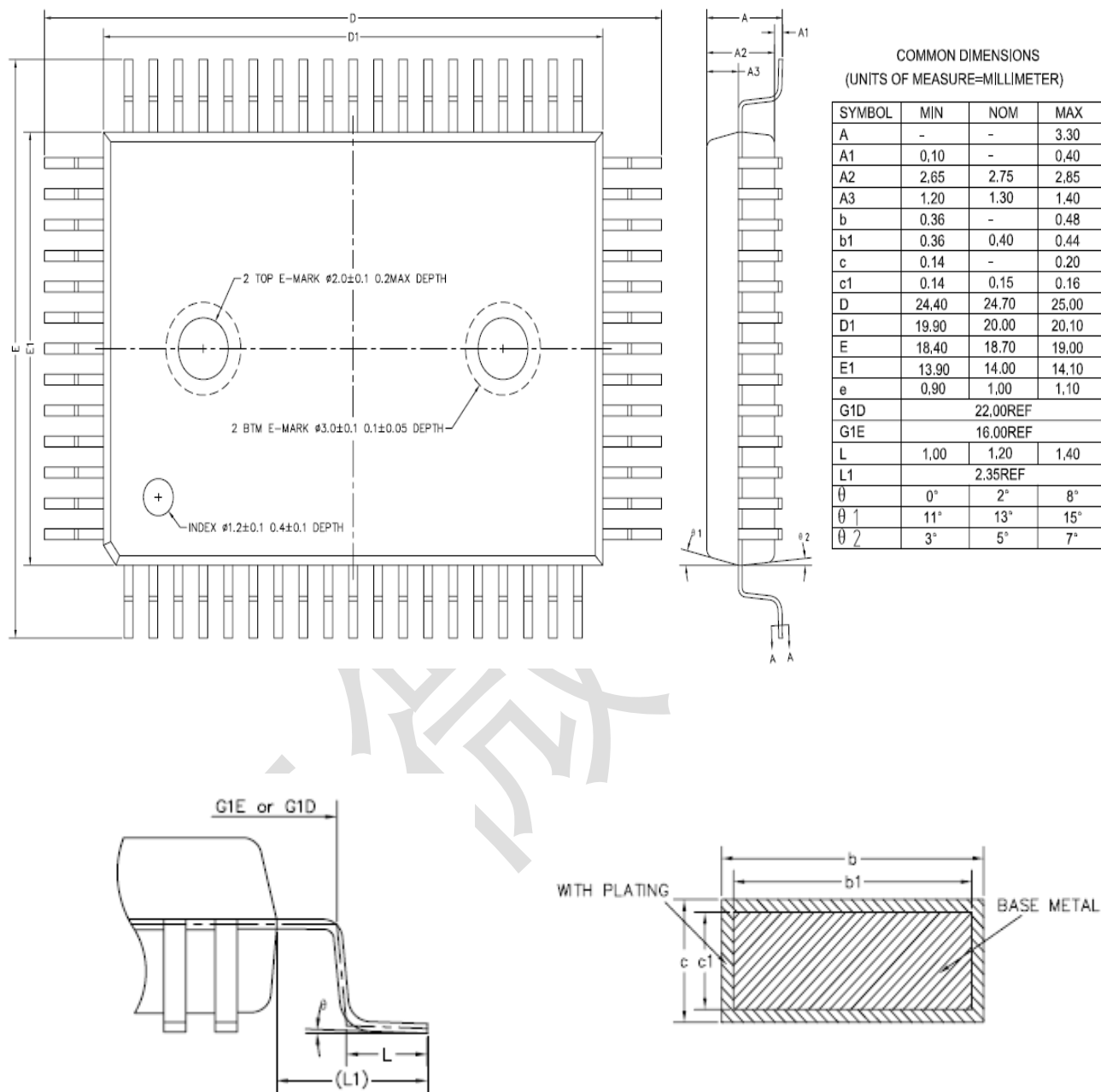
Item	BL	BW	TL	LW	LP	FT	BT	SO	TH	LL	FL	θ
表示	总长	胶体宽度	跨度	脚宽	脚间距	脚厚	胶体厚度	站高	胶体高度	单边长	脚长	脚角度
Unit	mm	mm	mm	mm	mm	mm	mm	mm	mm	mm	mm	°
Spec	7.10 (7.00) 6.90	7.10 (7.00) 6.90	9.20 (9.00) 8.80	0.180 TYP	0.400 TYP	0.150 (0.127) 0.100	1.45 (1.40) 1.35	0.150 (0.100) 0.050	1.550 Max.	1.10 (1.00) 0.90	0.75 (0.60) 0.45	8 (4) 0



## Dimensions

Item	BL	BW	TL	LW	LP	FT	BT	SO	TH	LL	FL	θ
表示	总长	胶体宽度	跨度	脚宽	脚间距	脚厚	胶体厚度	站高	胶体高度	单边长	脚长	脚角度
Unit	mm	mm	mm	mm	mm	mm	mm	mm	mm	mm	mm	°
Spec	14.10 (14.00) 13.90	14.10 (14.00) 13.90	16.20 (16.00) 15.80	0.350 TYP	0.800 TYP	0.150 (0.127) 0.100	1.45 (1.40) 1.35	0.150 (0.100) 0.050	1.550 Max.	1.10 (1.00) 0.90	0.75 (0.60) 0.45	8 (4) 0

封装示意图 (LQFP64 14mm\*20mm, 脚长 1.2mm)



All specs and applications shown above subject to change without prior notice.

(以上电路及规格仅供参考, 如本公司进行修正, 恕不另行通知)