

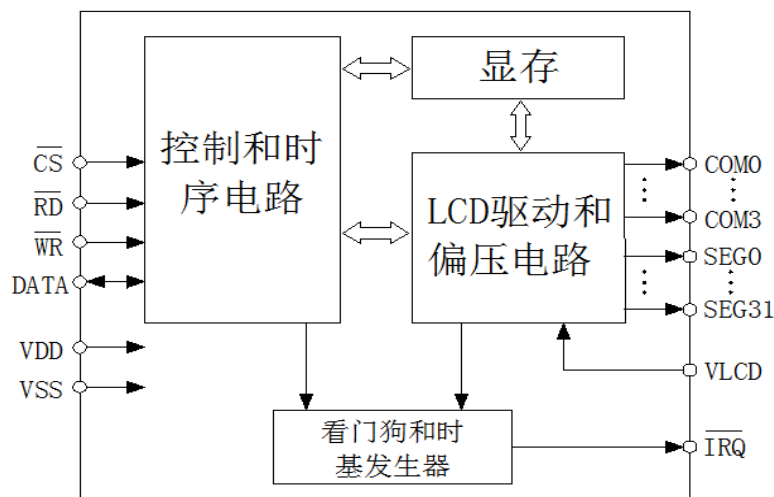
## 概述

TM1621GL是内存映象和多功能的LCD驱动器，TM1621GL的软件配置特性使它适用于多种LCD应用场合，包括LCD模块和显示子系统。用于连接主控制器和TM1621GL的管脚只有 4 或 5 条，TM1621GL还有一个节电命令用于降低系统功耗。

## 功能特性

- 工作电压 2.4~ 5.2V
- 内嵌 256KHz RC 振荡器
- 可选 1/2 或 1/3 偏压和 1/2、1/3 或 1/4 的占空比
- 片内时基频率源
- 节电命令可用于减少功耗
- 内嵌时基发生器和看门狗定时器（WDT）
- 时基或看门狗定时器溢出输出
- 八个时基/看门狗定时器时钟源
- 一个 32x4 的LCD 驱动器
- 一个内嵌的 32x4 位显示RAM 内存
- 四线串行接口
- 片内LCD驱动频率源
- 软件配置特征
- 数据模式和命令模式指令
- 三种数据访问模式
- 提供VLCD管脚用于调整LCD操作电压
- 封装形式：QFP44

## 结构图



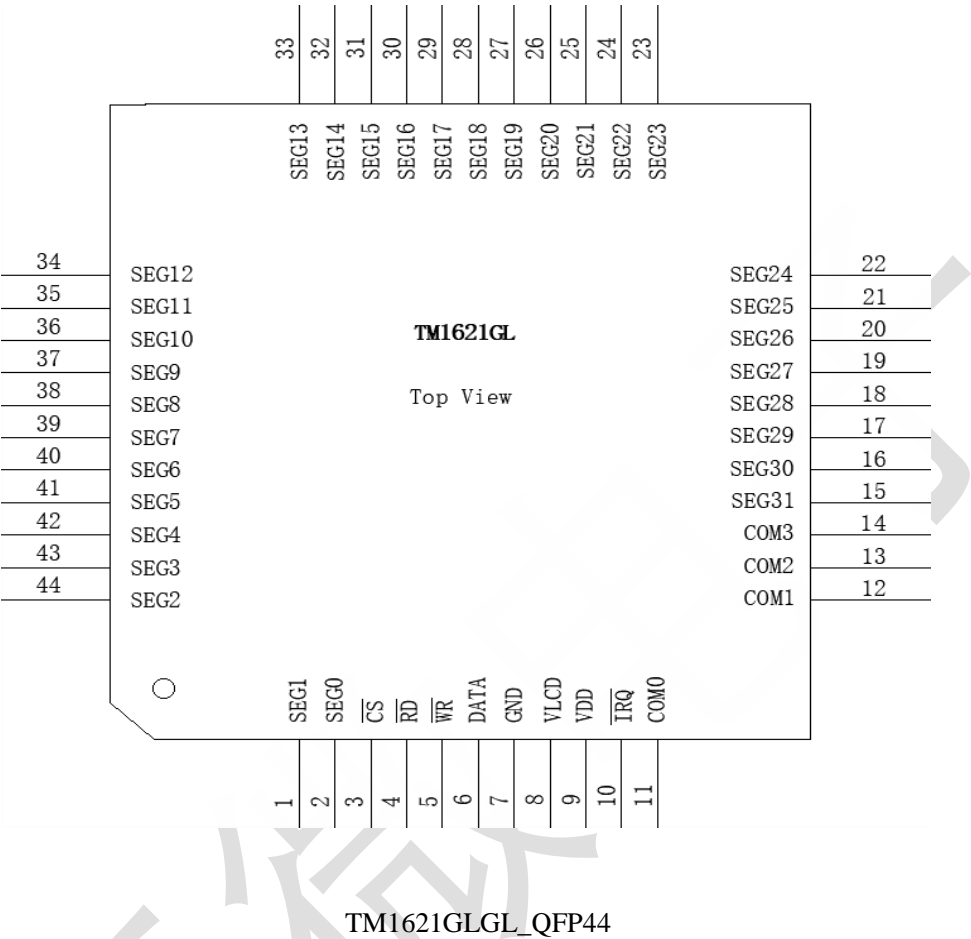
/CS 为片选信号线

/WR, /RD, DATA: 串行接口

COM0~COM3, SEG0~SEG31: LCD 输出

/IRQ: 时基或WDT溢出输出

管脚图：



管脚功能定义：

符号	引脚名称	脚号	说明
/CS	片选	3	当/CS为高电平读写TM1621GL 的数据和命令无效, 串行接口电路复位; 当/CS为低电平和作为输入时, 读写TM1621GL 的数据和命令有效
/RD	数据输入	4	在/RD信号的下降沿, TM1621GL内存的数据被读到DATA 线上, 主控制器可以在下一个上升沿时锁存这些数据
/WR	数据输入	5	在/WR信号的上升沿, DATA 线上的数据写到TM1621GL
DATA	串行数据输入/输出	6	外接上拉电阻的串行数据逻辑输入/输出

GND	逻辑地	7	系统接地
VLCD	LCD 电源输入	8	LCD 电源输入
VDD	逻辑正	9	系统接电源正
/IRQ	时基/看门狗	10	时基或看门狗定时器溢出标志, NMOS 开漏输出
COM0~COM3	共用端输出端口	11~14	LCD 共用端(common)驱动口
SEG0~SEG31	段输出端口	1~2, 5~44	LCD 段(segment)驱动口

极限最大额定值

供应电压: -0.3V~5.5V

输入电压: GND-0.3V~V<sub>DD</sub>+0.3V

贮存温度: -50~125℃

工作温度: -40~85℃

### 直流电气参数:

符号	描述	测试条件		最小值	典型值	最大值	单位
		V <sub>DD</sub>	条 件				
VDD	工作电压			2.4		5.2	V
IDD	工作电流	3V	不带负载 片内RC振荡器		150	300	μA
		5V			300	600	μA
IDD	工作电流	3V			60	120	μA
		5V			120	240	μA
IDD	工作电流	3V	不带负载		100	200	μA
		5V			200	400	μA
ISTB	待机电流	3V	不带负载 省电模式		0.1	5	μA
		5V			0.3	10	μA
VIL	输入低电平电压	3V	DATA,/WR, /CS,/RD	0		0.6	V
		5V		0		1.0	V
VIH	输入高电平电压	3V	DATA,/WR, /CS,/RD	2.4		3.0	V
		5V		4.0		5.0	V
IOL1	DATA,/IRQ	3V	VOL=0.3V	0.5	1.2		mA
		5V	VOL=0.5V	1.3	2.6		mA

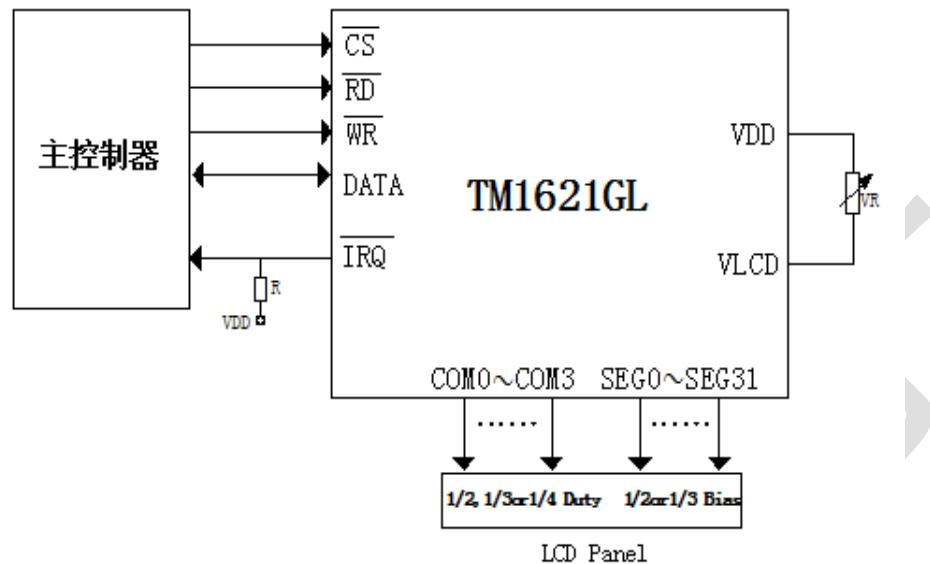
IOH1	DATA	3V	VOH=2.7V	-0.4	-0.8		mA
		5V	VOH=4.5V	-0.9	-1.8		mA
IOL2	LCD 公共口漏电流	3V	VOL=0.3V	80	150		uA
		5V	VOL=0.5V	150	250		uA
IOH2	LCD 公共口源电流	3V	VOH=2.7V	-80	-120		uA
		5V	VOH=4.5V	-120	-200		uA
IOL3	LCD 段管脚漏电流	3V	VOL=0.3V	60	120		uA
		5V	VOL=0.5V	120	200		uA
IOH3	LCD 段管脚源电流	3V	VOH=2.7V	-40	-70		uA
		5V	VOH=4.5V	-70	-100		uA
RPH	上拉电阻	3V	DATA,/WR, /CS,/RD	40	80	150	Kohm
		5V		30	60	100	Kohm

**交流电气特性:**

符号	描 述	测试条件		最小值	典型值	最大值	单位
		V <sub>DD</sub>	条件				
fSYS	系统时钟	3V	片内RC振荡器		256		KHz
		5V			256		KHz
fLCD	LCD时钟		片内RC振荡器		fSYS/1024		Hz
tCOM	COM时钟周期		n:COM个数		n/ fLCD		s
fCLK	串行数据时钟	3V				3 00	KHz
		5V				500	KHz
tDD	DATA 管脚输出延迟时间	3V				2	u s
		5V				1	us
tCS	串行接口复位脉冲宽度		/RS	4			us

### 应用图:

主控制器与TM1621GL组成显示系统，参见下图



- 注意:**
- 1、VLCD的电压必须低于VDD电压;
  - 2、VR电阻用于调节VLCD输出电压, 当VDD=5V, VLCD=4V, VR=15KΩ±20%
  - 3、R为外部上拉电阻, 上拉到VDD, R=10KΩ±20%

### 系统结构:

#### 1、显示内存 (RAM)

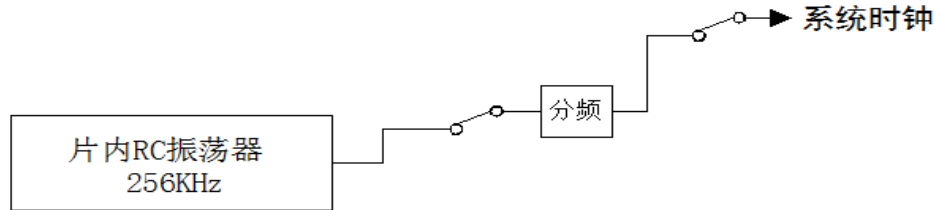
静态显示内存 (RAM) 以 32x4 位的格式储存所显示的数据。RAM的数据直接映象到LCD驱动器, 可以用 READ、WRITE和READ-MODIFY-WRITE命令访问。

Data ADDR	Bit0	Bit1	Bit2	Bit3	
0					SEG0
1					SEG1
2					SEG2
3					SEG3
⋮					⋮
31					SEG31
	COM0	COM1	COM2	COM3	

RAM 映象图

## 2、系统振荡器

TM1621GL系统时钟用于产生时基/看门狗定时器（WDT）时钟频率、LCD驱动时钟。片内RC振荡器（256KHz）产生时钟源。系统振荡器配置图参见下图。执行SYS DIS命令可以停止系统时钟和LCD偏压发生器工作，当系统时钟停止工作时，LCD将显示空白，时基/看门狗定时器功能也将失效。

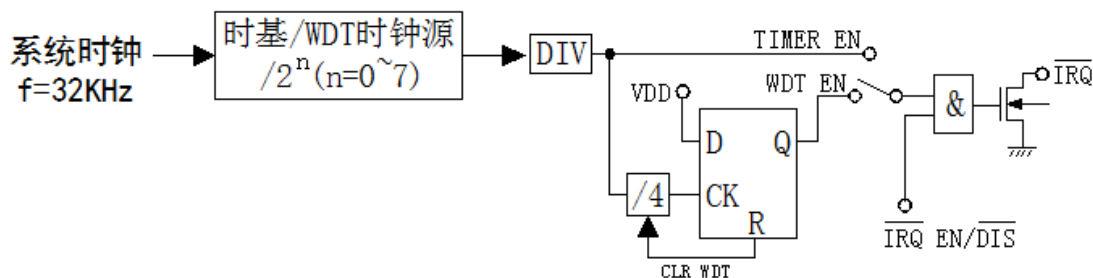


系统振荡器配置图

LCD OFF命令用于关闭LCD 偏压发生器，当LCD 偏压发生器关闭后，可用SYS DIS命令降低系统功耗，这时SYS DIS 为节电命令。系统开始上电时，TM1621GL处于SYS DIS状态。

## 3、时基和看门狗定时器（WDT）

时基发生器是一个8态增值尖峰计数器，可以产生准确的时基。WDT由时基发生器和一个2态增值尖峰计数器组成，它可以在主控制器或其它子系统处于异常状态时产生中断。WDT溢出时产生片内WDT 溢出标志，可用一命令选项使时基发生器和WDT溢出标志输出到/IRQ管脚。时基发生器和WDT时钟频率有8种， $f_{WDT}=32KHz/2^n$  这里的n值为0~7，由命令项决定：等式中32KHz为系统频率，由片内振荡器(256KHz)产生。



时基发生器和WDT配置图

如果系统源频率是片内振荡器频率（256KHz），则被3阶预分频器分成32KHz。时基发生器和WDT 共用同样的8阶计数器，所以使用与时基发生器和WDT相关的命令项时一定要小心。例如，执行WDT DIS命令使时基发生器失效，执行WDT EN命令不仅使时基发生器有效，而且使WDT溢出标志输出有效（WDT溢出标志输出连接到/IRQ管脚。TIMER EN命令执行后，WDT不与/IRQ相连接，时基发生器的输出连接到/IRQ管脚。CLR WDT命令用于清除WDT溢出标志，时基发生器的值可用CLR WDT或CLR TIMER命令清除，CLR WDT或CLR TIMER命令应在对应的WDT EN或TIMER EN命令之前执行，在执行/IRQ EN命令之前，应先执行CLR WDT或CLR TIMER命令，在从WDT模式转换到时基模式之前，必须执行CLR TIMER。当WDT溢出时，/IRQ管脚将保持低电平，直到执行CLR WDT或/IRQ DIS命令为止。当/IRQ输出失效时，/IRQ管脚处于高阻状态。执行/IRQ EN或/IRQ DIS命令使/IRQ输出有效或无效。/IRQ EN命令使时基发生器或WDT溢出标志输出到/IRQ管脚上。时基发生器和WDT的配置参见图。在使用片内振荡器的情况下，可用相关的系统命令打开或关闭振荡器，关闭振荡器后，可以降低系统功耗。在节电模式下，时基/WDT将失效。

TM1621GL在系统电源关闭保持工作状态。系统上电后，/IRQ输出也将无效。

#### 4、LCD驱动器

TM1621GL是一个 128 (32x4) 点的LCD驱动器，它可由软件配置成 1/2 或 1/3 的LCD驱动器偏压和 2、3 或 4 个公共端口，这一特性使TM1621GL适用于多种LCD应用场合。LCD驱动时钟由系统时钟分频产生，LCD驱动时钟的频率值保持为 256Hz，由频率为 32.768KHz的晶振片内RC振荡器或外部时钟产生。LCD 驱动器相关命令参见下表。

名称	命令代码	功能描述
LCD OFF	10000000010X	关闭LCD 输出
LCD ON	10000000011X	打开LCD 输出
BIAS&COM	1000010abXcX	c=0:可选 1/2 偏压 c=1:可选 1/3 偏压 ab=00:可选 2 个公共口 ab=01:可选 3 个公共口 ab=10:可选 4 个公共口

粗体 100 即“**100**”，表示命令模式类型。如果执行连续的命令，除了第一个命令，其它命令的模式类型码将被忽略。LCD OFF命令使LCD偏压发生器失效，从而关闭LCD显示；LCD ON命令使LCD偏压发生器有效，从而打开LCD显示。BIAS&COM是LCD模块相关命令，可以使TM1621GL与大多数LCD模块相兼容。

#### 5、命令格式

TM1621GL可以用软件设置。两种模式的命令可以配置TM1621GL和传送LCD所显示的数据。TM1621GL的配置模式称为命令模式，类型码为 100。命令模式包括一个系统配置命令，一个系统频率选择命令，一个LCD配置命令，一个声音频率选择命令，一个定时器/WDT设置命令和一个操作命令。数据模式包括READ，WRITE和READ-MODIFY-WRITE操作，下表是数据和命令模式类型码表。

操作	模式	类型码
READ	数据	110
WRITE	数据	101
READ-MODIFY-RITE	数据	101
COMMAND	命令	100

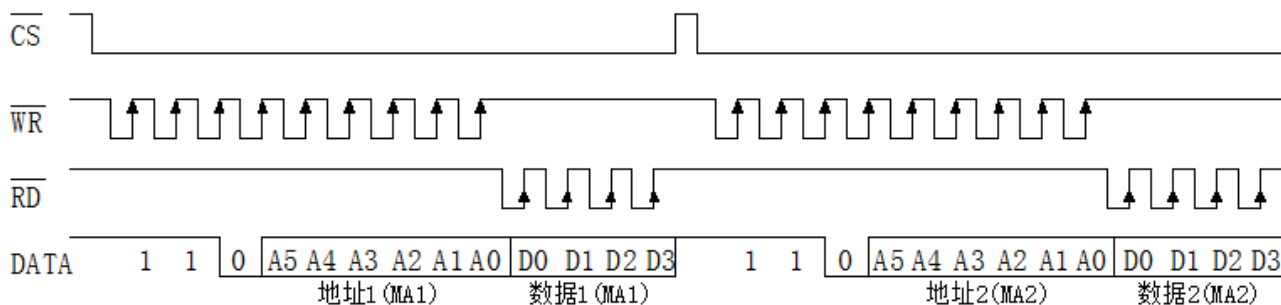
模式命令应在数据或命令传送前运行，如果执行连续的命令，命令模式代码即 **100**将被忽略。当系统在不连续命令模式或不连续地址数据模式下，管脚/CS应设为“1”，而且先前的操作模式将复位。当管脚/CS返回“0”时，新的操作模式类型码应先运行。

#### 6、接口

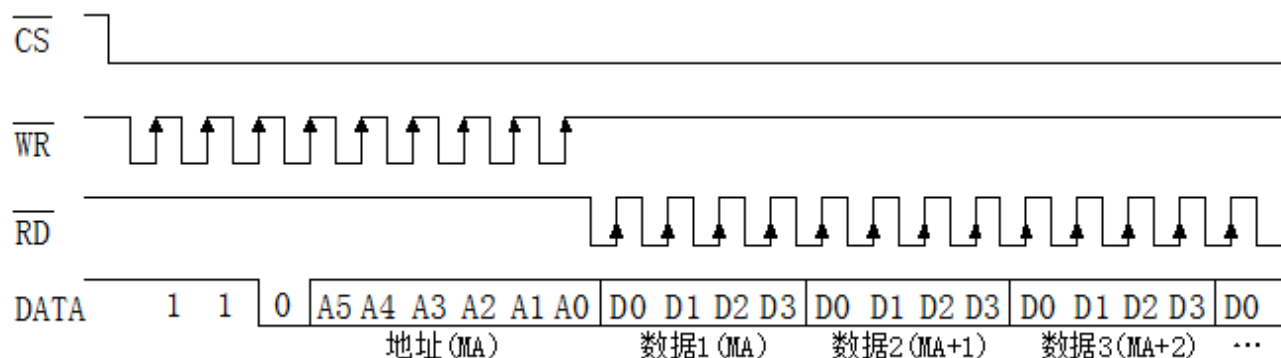
TM1621GL只有四根管脚用于接口。管脚/CS用于初始化串行接口电路和结束主控制器与TM1621GL之间的通讯。管脚/CS设置为“1”时，主控制器和TM1621GL之间的数据和命令无效并初始化。在产生命令模式或模式转换之前，必须用一个高电平脉冲初始化TM1621GL的串行接口。管脚DATA是串行数据输入/输出管脚，读/写数据和写命令通过管脚DATA进行。管脚/RD是读时钟输入管脚，在/RD信号的下降沿时，数据输出管脚DATA上，在/RD信号上升沿和下一个下降沿之间，主控制器应读取相应的数据。管脚/WR是写时钟输入管脚，在/WR信号上升沿时管脚DATA上的数据、地址和命令被写入TM1621GL。可选的管脚/IRQ可用作主控制器和TM1621GL之间的接口，/IRQ可用软件设置作为定时器输出或WDT溢出标志输出。主控制器与TM1621GL的/IRQ 相连接后，可以实现时基或WDT功能。

## 7、时序图

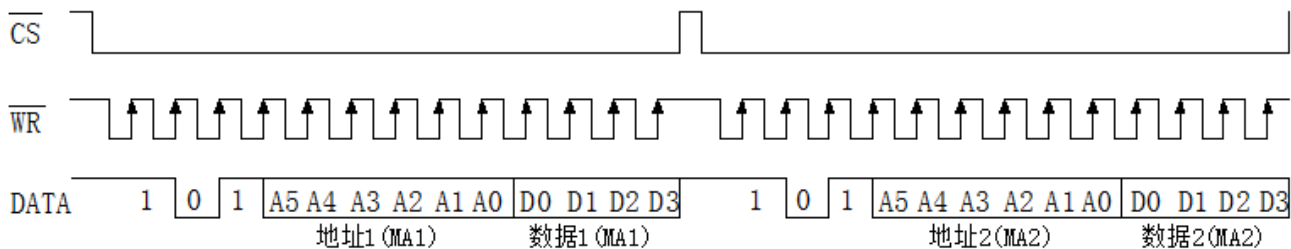
READ 模式 (命令代码 110)



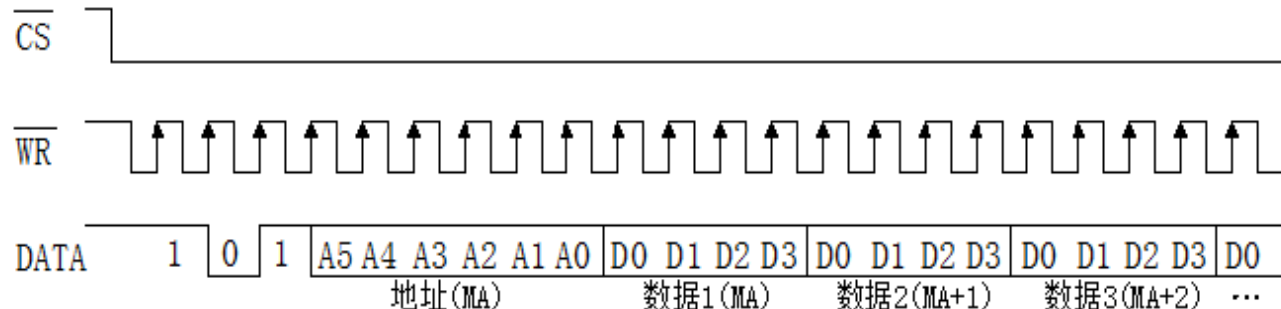
READ 模式 (读连续地址)



WRITE 模式 (命令代码 101)

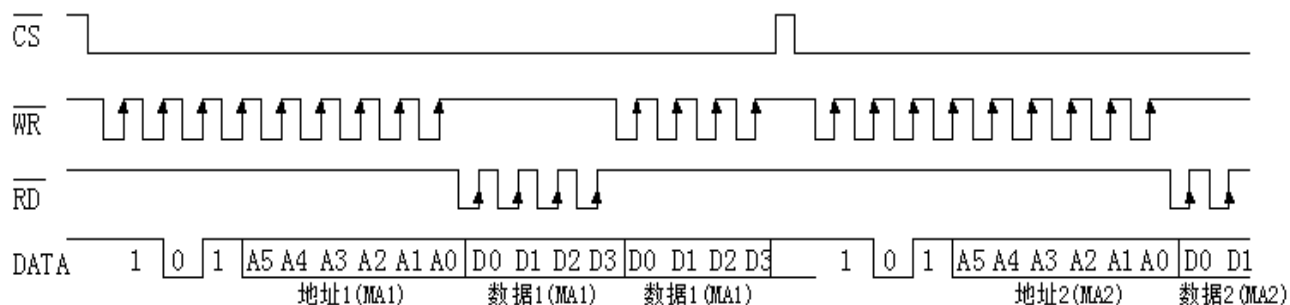


WRITE 模式 (写连续地址)

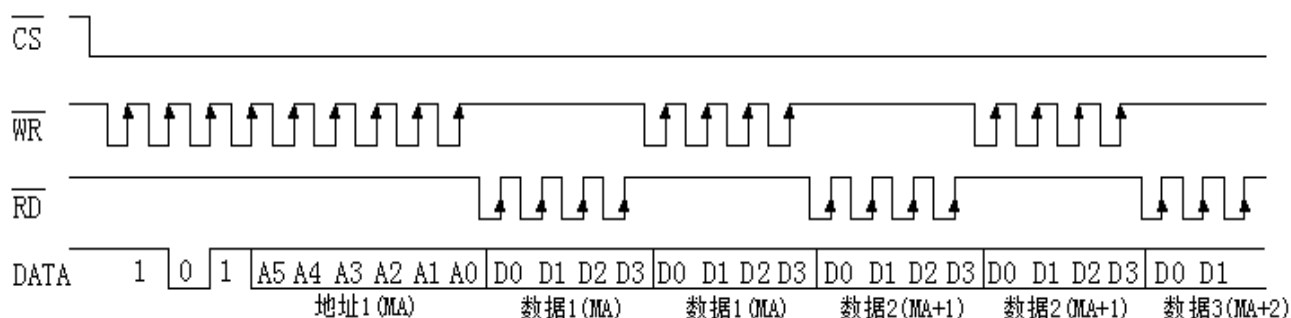




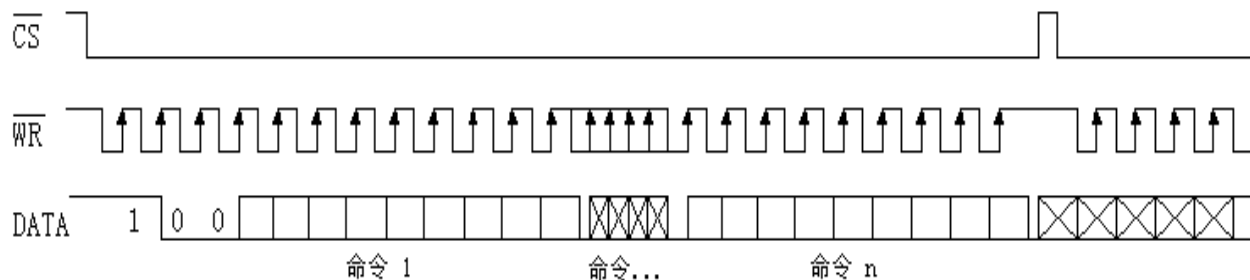
READ-MODIFY-WRITE 模式 (命令代码 101)



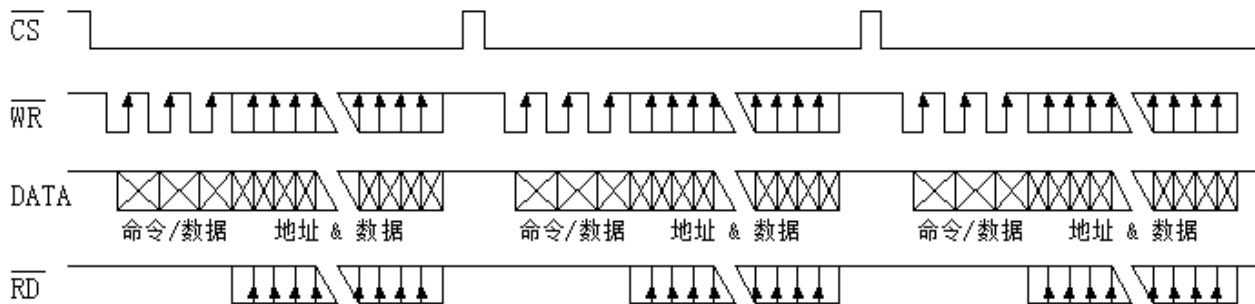
READ-MODIFY-WRITE 模式 (访问连续地址)



命令模式 (命令代码 100)



数据和命令模式



(主控制器应在/RD 的上升沿和下一个下降沿之间读取DATA上的数据)

**命令概述**

命令名称	命令代码	D/C	功能描述	上电时复位缺省
READ	110 a5a4a3a2a1a0d0d1d2d3	D	读RAM数据	
WRITE	101 a5a4a3a2a1a0d0d1d2d3	D	写数据到RAM	
READ-MOD IFY-WRITE	101 a5a4a3a2a1a0d0d1d2d3	D	读和写数据	
SYS DIS	100 00000000X	C	关闭系统振荡器和LCD 偏压发生器	Y
SYS EN	100 00000001X	C	打开系统振荡器	
LCD OFF	100 00000010X	C	关闭LCD 偏压发生器	Y
LCD ON	100 00000011X	C	打开LCD 偏压发生器	
TIMER DIS	100 00000100X	C	时基输出失效	
WDT DIS	100 00000101X	C	WDT溢出标志输出失效	
TIMER EN	100 00000110X	C	时基输出使能	
WDT EN	100 00000111X	C	WDT 溢出标志输出有效	
CLR TIMER	100 000011XXX	C	时基发生器清零	
CLR WDT	100 0000111XX	C	清除WDT 状态	
RC 256K	100 000110XXX	C	系统时钟源片内RC振荡器	Y
BIAS1/2	100 0010abX0X	C	LCD 1/2 偏压选项 ab=00:2 个公共口 ab=01:3 个公共口 ab=10:4 个公共口	
BIAS 1/3	100 0010abX1X	C	LCD 1/3 偏压选项 ab=00:2 个公共口 ab=01:3 个公共口 ab=10:4 个公共口	
/IRQ DIS	100 100X0XXXX	C	使/IRQ 输出失效	Y
/IRQ EN	100 100X1XXXX	C	使/IRQ 输出有效	
F1	100 101XX000X	C	时基时钟输出 1Hz WDT计时标志产生时间: 4S	
F2	100 101XX001X	C	时基时钟输出 2Hz WDT计时标志产生时间: 2S	
F4	100 101XX010X	C	时基时钟输出 4Hz WDT计时标志产生时间: 1S	
F8	100 101XX011X	C	时基时钟输出 8Hz WDT计时标志产生时间: 1/2S	
F16	100 101XX100X	C	时基时钟输出 16Hz WDT计时标志产生时间: 1/4S	
F32	100 101XX101X	C	时基时钟输出 32Hz WDT计时标志产生时间: 1/8S	
F64	100 101XX110X	C	时基时钟输出 64Hz WDT计时标志产生时间: 1/16S	
F128	100 101XX111X	C	时基时钟输出 128Hz WDT计时标志产生时间: 1/32S	Y
TOPT	100 11100000X	C	测试模式	
TNORMAL	100 11100011X	C	普通模式	Y

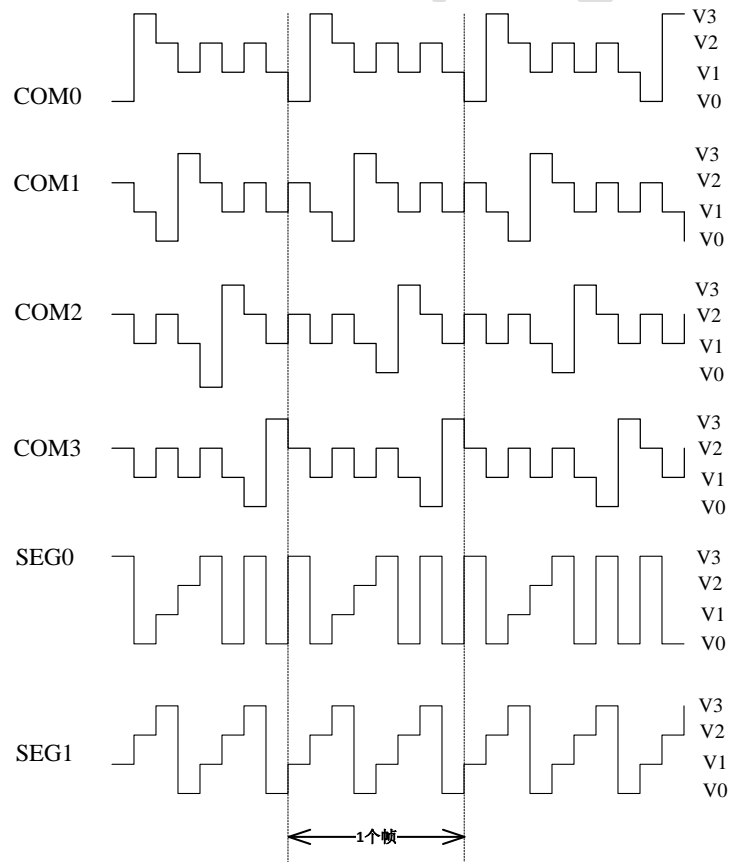
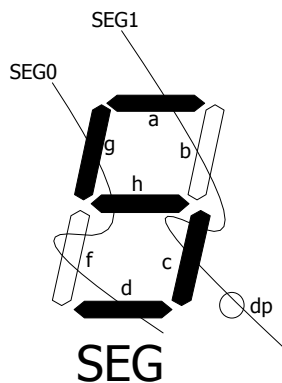
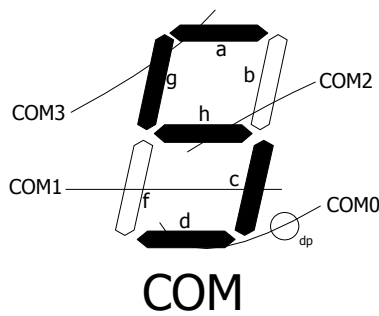
注: X: 0 或 1;      a5~a0: RAM 地址;      d3~d0: RAM 数据;      D/C: 数据/命令模

式

所有的粗体数字即 **110**, **101** 和 **100** 为模式命令码。**100** 为命令模式类型码, 如果运行连续的命令, 除了第一个命令, 其它命令的模式类型码将被忽略。时基/WDT时钟频率源由片内 256KHz RC 振荡器产生, 频率的计算情况如前文所述。建议在上电复位后, 用主控制器初始化TM1621GL, 因为如果上电复位失败, TM1621GL 将不能正常工作。

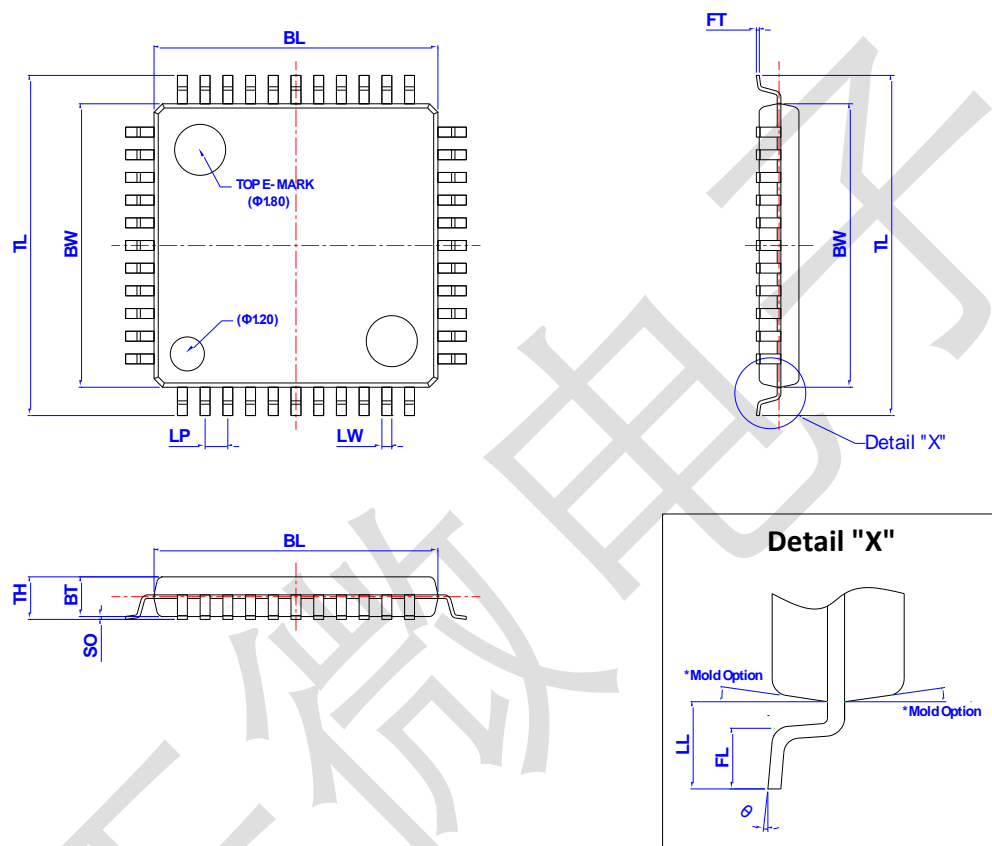
### 引脚驱动波形:

给出使用 1/4 复用, 1/3 偏压驱动下显示 “5” 的波形:



V3=VDD (VDD 为 LCD 供电电压)  
V2=2/3VDD  
V1=1/3VDD  
V0=0

封装外型图:



## Dimensions

Item	BL	BW	TL	LW	LP	FT	BT	SO	TH	LL	FL	Θ
表示	总长	胶体宽度	跨度	脚宽	脚间距	脚厚	胶体厚度	站高	胶体高度	单边长	脚长	脚角度
Unit	mm	mm	mm	mm	mm	mm	mm	mm	mm	mm	mm	°
Spec	10.10 (10.00) 9.90	10.10 (10.00) 9.90	12.05 (12.00) 11.95	0.350 TYP	0.800 TYP	0.150 (0.127) 0.100	145 (140) 135	0.150 (0.100) 0.050	1550 Max.	1.10 (1.00) 0.90	0.70 (0.60) 0.50	8 (4) 0

All specs and applications shown above subject to change without prior notice by Titanmec.  
(以上电路及规格仅供参考,如本公司进行修正,恕不另行通知)