

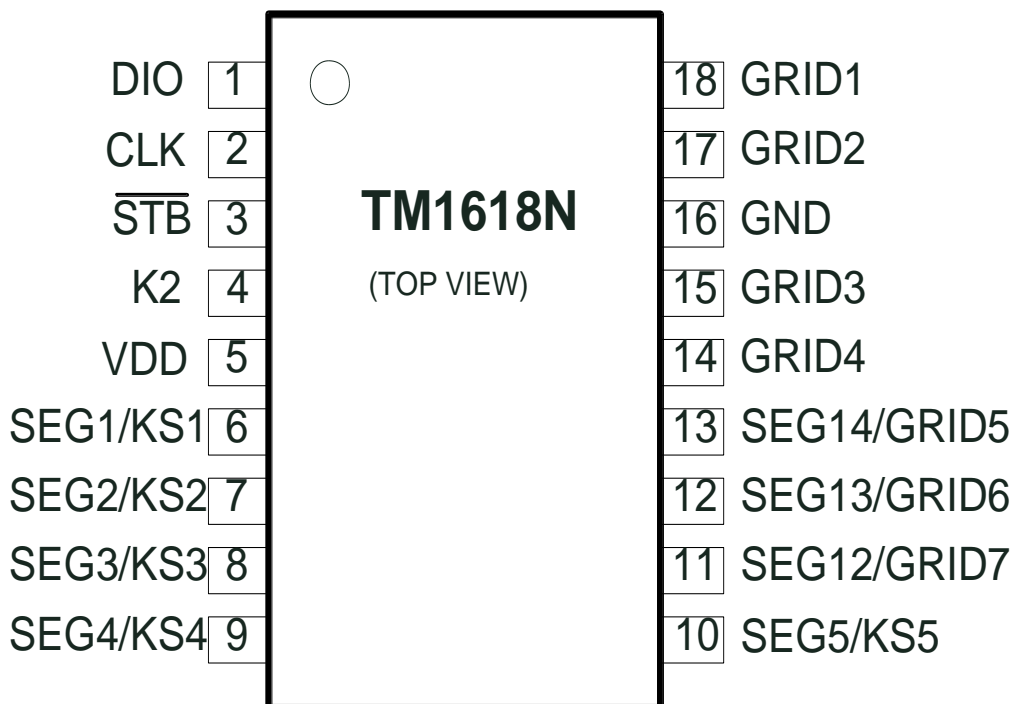
一、概述

TM1618N是一种带键盘扫描接口的LED（发光二极管显示器）驱动控制专用IC, 内部集成有MCU 数字接口、数据锁存器、LED 驱动、键盘扫描等电路。本产品质量可靠、稳定性好、抗干扰能力强。主要适用于家电设备(智能热水器、微波炉、洗衣机、空调、电磁炉)、机顶盒、电子称、智能电表等数码管或LED显示设备。

二、特性说明

- 采用CMOS工艺
- 多种显示模式（7 段×5 位 ~ 8 段×4 位）
- 最大支持矩阵按键 5×1
- 辉度调节电路（8 级占空比可调）
- 串行接口（CLK, STB, DIO）
- 振荡方式：内置RC振荡
- 内置上电复位电路
- 内置数据锁存电路
- 抗干扰能力强
- 封装形式：SOP18/DIP18

三、管脚定义：



四、管脚功能定义：

符号	管脚名称	管脚号	说明
DIO	数据输出输入	1	在时钟上升沿输入串行数据, 从低位开始。在时钟下降沿输出串行数据, 从低位开始。输出时为P管开漏输出。
CLK	时钟输入	2	在上升沿读取串行数据, 下降沿输出数据。
STB	片选输入	3	在下降沿初始化串行接口, 随后等待接收指令。STB为低后的第一个字节作为指令, 当处理指令时, 当前其它处理被终止。当STB为高时, CLK 被忽略。
K2	键扫数据输入	4	输入该脚的数据在显示周期结束后被锁存。
SGE1/KS1~ SEG5/KS5	输出 (段)	6~10	段输出 (也用作键扫描输出), P管开漏输出。
GRID1~ GRID4	输出 (位)	14~18	位输出, N管开漏输出。
SEG14/GRID5~ SEG12/GRID7	输出 (段/位)	11~13	段/位复用输出, 只能选段或位输出
VDD	逻辑电源	5	接电源正
GND	逻辑地	16	接系统地

注意：DIO口输出数据时为N管开漏输出，在读键的时候需要外接 1K-10K的上拉电阻。本公司推荐 10K的上拉电阻。

五、指令说明

指令用来设置显示模式和LED 驱动器的状态。

在STB下降沿后由DI0输入的第一个字节作为指令。经过译码,取最高B7、B6 两位比特位以区别不同的指令。

B7	B6	指令
0	0	显示模式命令设置
0	1	数据命令设置
1	0	显示控制命令设置
1	1	地址命令设置

如果在指令或数据传输时STB被置为高电平, 串行通讯被初始化, 并且正在传送的指令或数据无效之前传送的指令或数据保持有效。

(1) 显示模式命令设置:

该指令用来设置选择段和位的个数(4~5 位, 7~8 段)。当该指令被执行时, 显示被强制关闭。在显示模式不变时, 显存内的数据不会被改变, 显示控制命令控制显示开关。

MSB				LSB				
B7	B6	B5	B4	B3	B2	B1	B0	显示模式
0	0	无关项, 填 0				0	0	4 位 8 段
0	0					0	1	5 位 7 段
0	0					1	0	6 位 6 段
0	0					1	1	7 位 5 段

(2) 数据命令设置:

该指令用来设置数据写和读, B1 和B0 位不允许设置 01 或 11。

MSB				LSB				功能	说明
B7	B6	B5	B4	B3	B2	B1	B0		
0	1	无关项, 填 0				0	0	数据读写模式 设置	写数据到显示寄存器
0	1					1	0		读键扫数据
0	1				0			地址增加模式 设置	自动地址增加
0	1				1				固定地址
0	1				0			测试模式设置 (内部使用)	普通模式
0	1				1				测试模式

(3) 显示控制命令设置:

该指令用来设置显示的开关以及显示亮度调节。共有 8 级辉度可供选择进行调节。

MSB				LSB				功能	说明
B7	B6	B5	B4	B3	B2	B1	B0		
1	0	无关项, 填 0			0	0	0	显示辉度设置	设置脉冲宽度为 1/16
1	0				0	0	1		设置脉冲宽度为 2/16

1	0			0	1	0		设置脉冲宽度为 4/16
1	0			0	1	1		设置脉冲宽度为 10/16
1	0			1	0	0		设置脉冲宽度为 11/16
1	0			1	0	1		设置脉冲宽度为 12/16
1	0			1	1	0		设置脉冲宽度为 13/16
1	0			1	1	1		设置脉冲宽度为 14/16
1	0		0				显示开关设置	显示关
1	0		1					显示开

(4) 地址命令设置:

该指令用来设置显示寄存器的地址。如果地址设定为 0xCE 或者最高, 则数据会被忽略。上电时, 首地址默认设为 C0H。

MSB		LSB						显示地址
B7	B6	B5	B4	B3	B2	B1	B0	
1	1	无关项, 填 0		0	0	0	0	C0H
1	1			0	0	0	1	C1H
1	1			0	0	1	0	C2H
1	1			0	0	1	1	C3H
1	1			0	1	0	0	C4H
				0	1	0	1	C5H
				0	1	1	0	C6H
				0	1	1	1	C7H
				1	0	0	0	C8H
				1	0	0	1	C9H
				1	0	1	0	CAH
				1	0	1	1	CBH
				1	1	0	0	CCH
1	1			1	1	0	1	CDH

六、显示寄存器地址：

该寄存器存储通过串行接口接收从外部器件传送到TM1618N的数据, 最多有效地址为 14 位, 分别与芯片SEG和GRID管脚对应, 具体分配如图(2)：

写LED显示数据的时候, 按照显示地址从低位到高位, 数据字节从低位到高位操作。

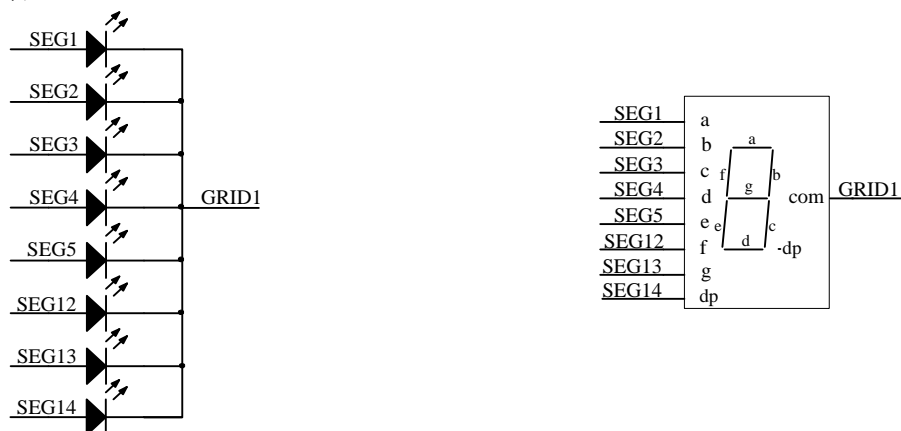
SEG1	SEG2	SEG3	SEG4	SEG5	X	X	X	X	X	X	SEG12	SEG13	SEG14	X	X	
xxHL（低四位）				xxHU(高四位)				xxHL(低四位)				xxHU（高四位）				
B0	B1	B2	B3	B4	B5	B6	B7	B0	B1	B2	B3	B4	B5	B6	B7	
C0HL				C0HU				C1HL				C1HU				GRID1
C2HL				C2HU				C3HL				C3HU				GRID2
C4HL				C4HU				C5HL				C5HU				GRID3
C6HL				C6HU				C7HL				C7HU				GRID4
C8HL				C8HU				C9HL				C9HU				GRID5
CAHL				CAHU				CBHL				CBHU				GRID6
CCHL				CCHU				CDHL				CDHU				GRID7

图 (2)

▲注意： 芯片显示寄存器在上电瞬间其内部保存的值可能是随机不确定的, 此时客户直接发送开屏命令, 将有可能出现显示乱码。所以我司建议客户对显示寄存器进行一次上电清零操作, 即上电后向 14 位显存地址中全部写入数据 0x00。

七、显示：

驱动共阴数码管：



图（7）

图 7 给出共阴数码管的连接示意图, 如果让该数码管显示 “0”, 需要向COH（GRID1）地址中从低位开始写入 0x1F数据并向C1H（GRID1）地址中从低位开始写入 0x18 数据, 此时对应每一个SEG/GRID的数据如下表格。

SEG1	SEG2	SEG3	SEG4	SEG5	X	X	X	X	X	X	SEG12	SEG13	SEG14	X	X
xxHL（低四位）				xxHU（高四位）				xxHL（低四位）				xxHU（高四位）			
B0	B1	B2	B3	B4	B5	B6	B7	B0	B1	B2	B3	B4	B5	B6	B7
COHL				COHU				C1HL				C1HU			
1	1	1	1	1	0	0	0	0	0	0	1	1	0	0	0
															GRID1

注意：驱动共阴极数码管, SEG引脚只能接LED的阳极, GRID只能接LED的阴极, 不可反接。

八、 键扫描和键扫描数据寄存器：

该芯片最大支持的键扫描矩阵为 1×5bit, 如下所示：

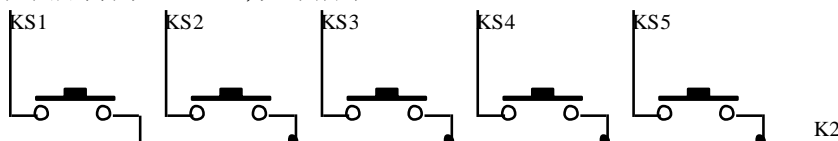


图 (3)

键扫描数据储存地址如下所示,先发读按键命令后,开始读取 5 字节的按键数据BYTE1—BYTE3,读数据从低位开始输出,其中B7 和B6 位为无效位固定输出为 0。芯片K和KS引脚对应的按键按下时,相对应的字节内的BIT位为 1。

B0	B1	B2	B3	B4	B5	B6	B7	
X	K2	X	X	K2	X	X	X	
0	KS1	0	0	KS2	0	0	0	BYTE1
0	KS3	0	0	KS4	0	0	0	BYTE2
0	KS5	0	0	0	0	0	0	BYTE3

图 (4)

▲注意：1、TM1618N最多可以读 3 个字节, 不允许多读。

2、读数据字节只能按顺序从BYTE1—BYTE3 读取, 不可跨字节读。例如：硬件上的K2 与KS5 对应按键按下时, 此时想要读到此按键数据, 必须需要读到第 3 节的第B1 位, 才可读出数据。

组合按键： 复合按键的问题：SEG1/KS1—SEG10/KS10 是显示和按键扫描复用的。以图 (12) 为例子, 显示需要D1 亮, D2 灭, 需要让SEG1 为 “0”, SEG2 为 “1” 状态, 如果S1, S2 同时被按下, 相当于SEG1, SEG2 被短路, 这时D1, D2 都被点亮。

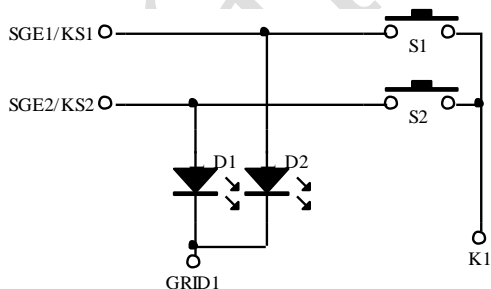


图 (12)

解决办法： 串联二极管如图 (14) 所示。

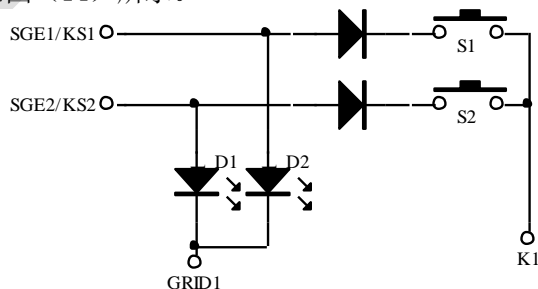


图 (14)

十、串行数据传输格式:

读取和接收 1 个BIT都在时钟的上升沿操作。

数据接收（写数据）

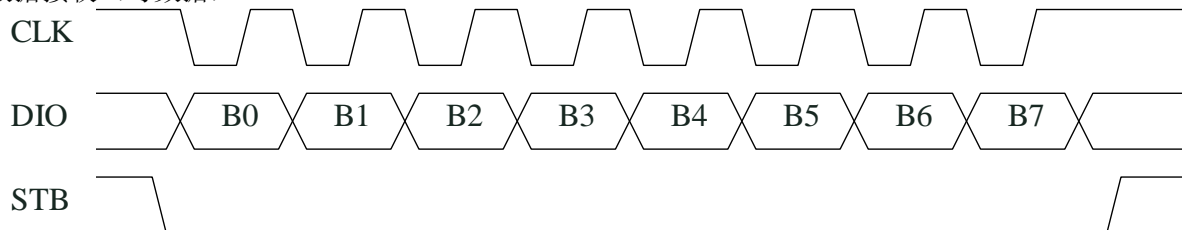


图 (5)

数据读取（读数据）

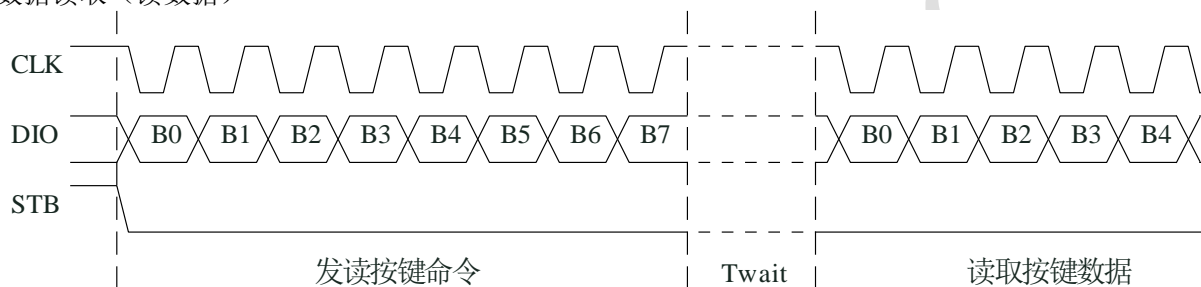


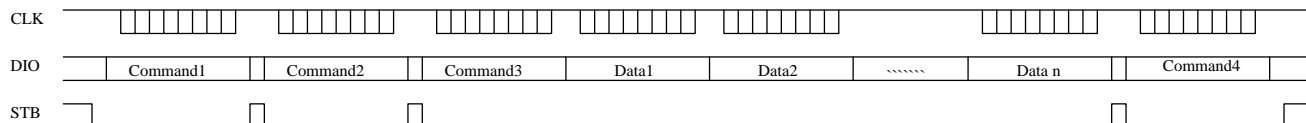
图 (6)

▲注意：1、读取数据时, 从串行时钟CLK的第 8 个上升沿开始设置指令到CLK下降沿读数据之间需要一个等待时间Twait(最小 2 μ S)。具体参数见时序特性表。

十一、应用时串行数据的传输：

(1) 地址增加模式

使用地址自动加 1 模式, 设置地址实际上是设置传送的数据流存放的起始地址。起始地址命令字发送完毕, “STB” 不需要置高紧跟着传数据, 最多 14BYTE, 数据传送完毕才将 “STB” 置高。



Command1: 设置显示模式

Command2: 设置数据命令

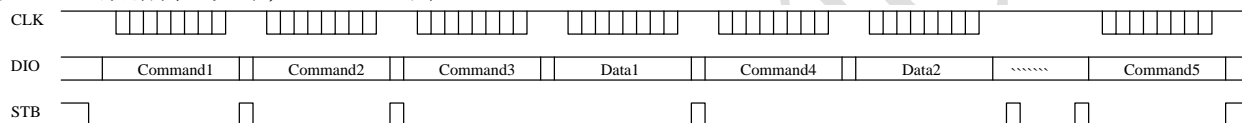
Command3: 设置显示地址

Data1~ n: 传输显示数据至Command3 地址和后面的地址内 (最多 14bytes)

Command4: 显示控制命令

(2) 固定地址模式

使用固定地址模式, 设置地址实际上是设置需要传送的 1BYTE数据存放的地址。地址发送完毕, “STB” 不需要置高, 紧跟着传 1BYTE数据, 数据传送完毕才将 “STB” 置高。然后重新设置第 2 个数据需要存放的地址, 最多 6BYTE数据传送完毕, “STB” 置高。



Command1: 设置显示模式

Command2: 设置数据命令

Command3: 设置显示地址 1

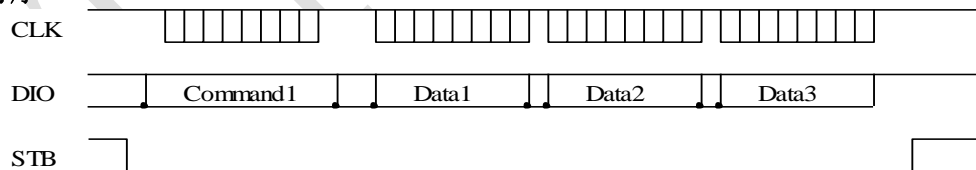
Data1: 传输显示数据 1 至Command3 地址内

Command4: 设置显示地址 2

Data2: 传输显示数据 2 至Command4 地址内

Command5: 显示控制命令

(3) 读按键时序

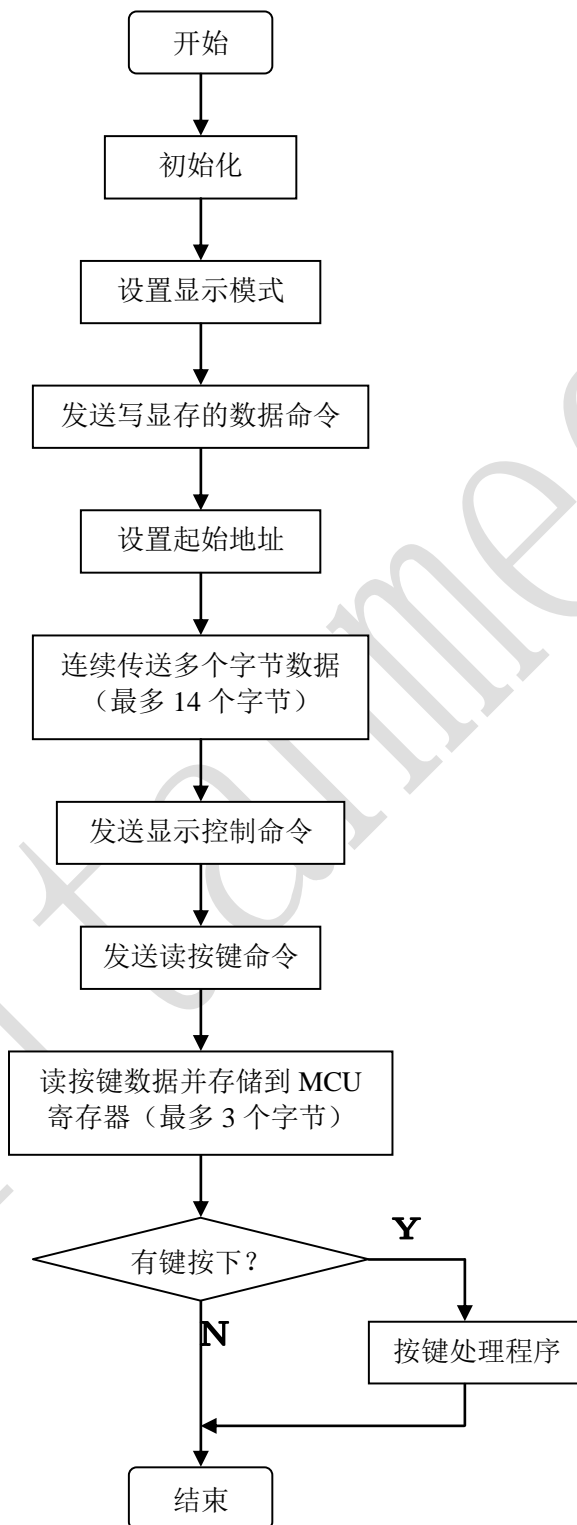


Command1: 设置读按键命令

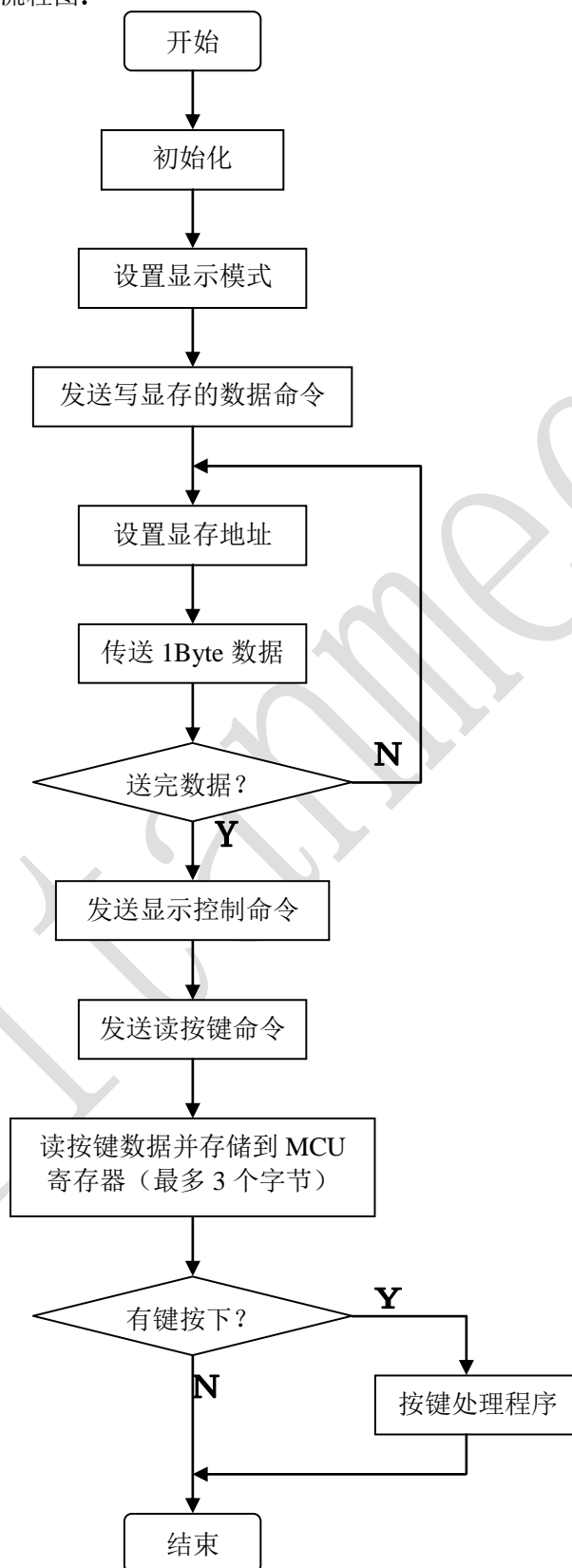
Data1~3: 读取按键数据

(4) 采用地址自动加一和固定地址方式的程序设计流程图:

采用自动地址加一的程序设计流程图:

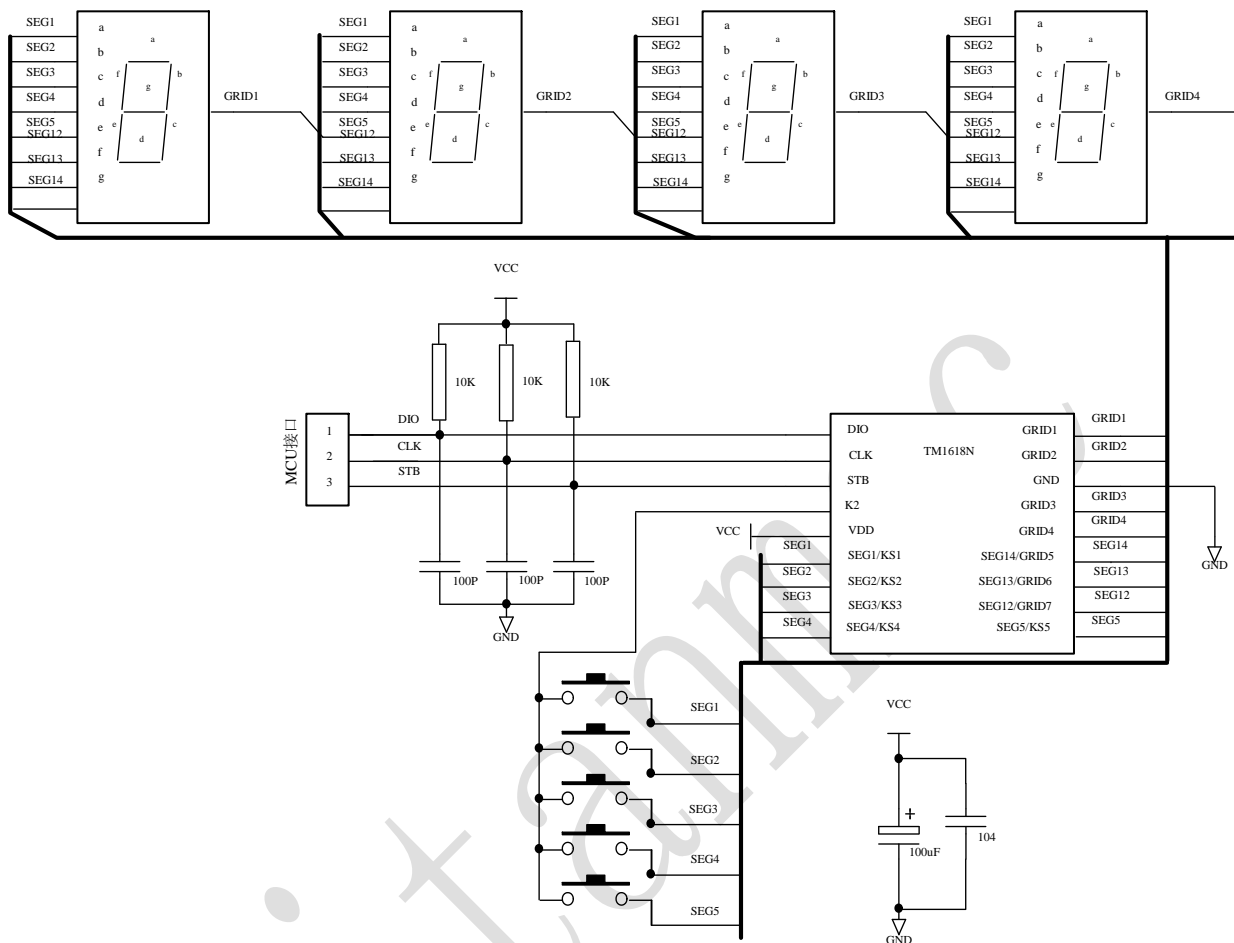


采用固定地址的程序设计流程图：



十二、应用电路：

TM1618N驱动共阴数码屏硬件电路图（18）：



图（18）

- ▲注意：
- 1、VDD、GND之间滤波电容在PCB板布线应尽量靠近TM1618N芯片放置，加强滤波效果。
 - 2、连接在DIO、CLK、STB通讯口上下拉三个 100pF 电容可以降低对通讯口的干扰。
 - 3、因蓝光数码管的导通压降约为 3V，因此TM1618N供电应选用 5V。

十三、 电气参数:

极限参数 ($T_a = 25^{\circ}\text{C}$, $V_{SS} = 0\text{V}$)

参数	符号	范围	单位
逻辑电源电压	VDD	-0.5 ~ +7.0	V
逻辑输入电压	VI1	-0.5 ~ VDD + 0.5	V
LED SEG 驱动输出电流	I01	-50	mA
LED GRID 驱动输出电流	I02	+200	mA
功率损耗	PD	400	mW
工作温度	T _{opt}	-40 ~ +85	°C
储存温度	T _{stg}	-65 ~ +150	°C
ESD	MM (机器模式)	200	V
	HBM (人体模式)	2000	V

正常工作范围 ($V_{SS} = 0\text{V}$)

参数	符号	最小	典型	最大	单位	测试条件
逻辑电源电压	VDD	—	5	—	V	—
高电平输入电压	VIH	0.7 VDD	—	VDD	V	—
低电平输入电压	VIL	0	—	0.3 VDD	V	—

电气特性 (VDD = 5V, V_{SS} = 0V)

参数	符号	最小	典型	最大	单位	测试条件
高电平输出电流	I _{oh1}	20	30	60	mA	SEG5~SEG11, V _O = VDD -3V
	I _{oh1}	20	25	50	mA	SEG5~SEG11, V _O = VDD -2V
低电平输入电流	I _{OL}	80	120	—	mA	GRID1、RID2 V _O =0.3V
低电平输出电流	I _{dout}	3	—	—	mA	V _O = 0.4V, D _{out}
高电平输出电流容 许量	I _{tolsg}	—	—	5	%	V _O = VDD - 3V, SEG5~SEG11
高电平输入电压	V _{IH}	0.7 VDD	—	—	V	CLK, DIO, STB
低电平输入电压	V _{IL}	—	—	0.3 VDD	V	CLK, DIO, STB

开关特性 (VDD = 5V)

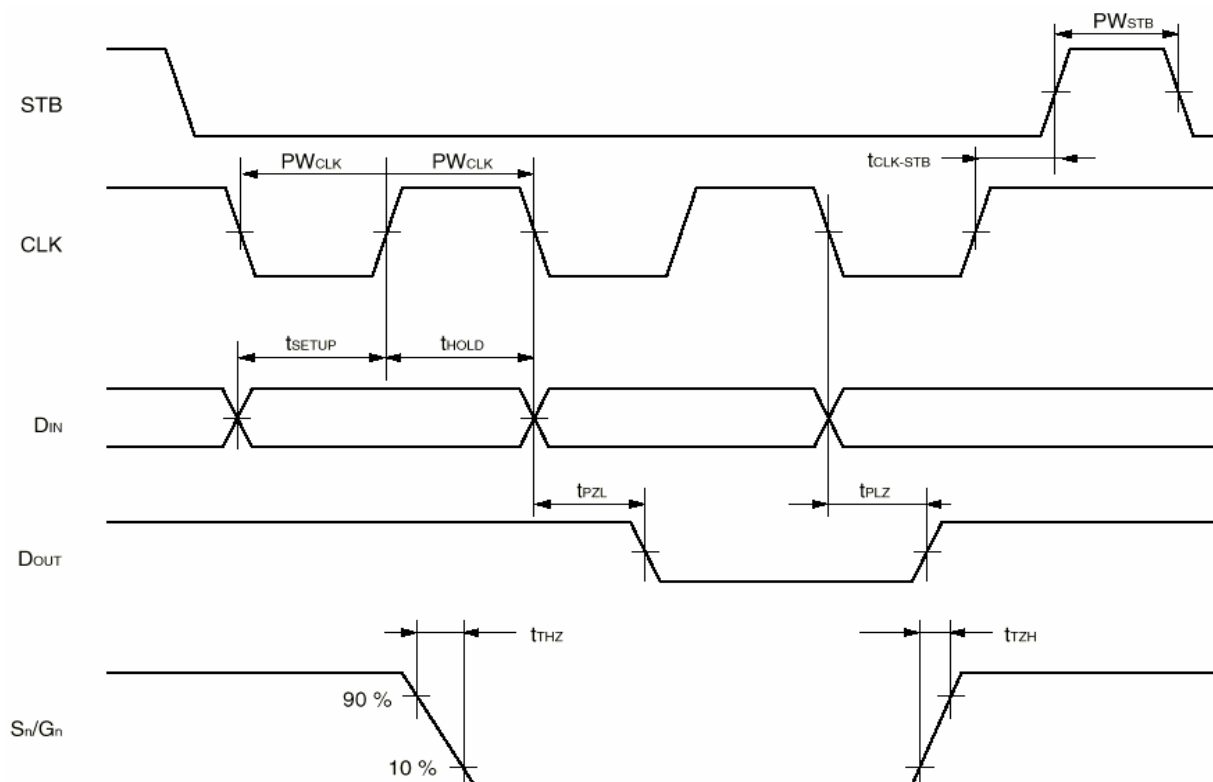
参数	符号	最小	典型	最大	单位	测试条件	
传输延迟时间	t _{PLZ}	—	—	300	ns	CLK → DIO	
	t _{PZL}	—	—	100	ns	CL = 15pF, RL = 10K Ω	
上升时间	t _{TZH 1}	—	—	2	μs	CL = 300p F	SEG5~SEG11
	t _{TZH 2}	—	—	0.5	μs		SEG12/GRID7
下降时间	t _{THZ}	—	—	1.5	μs	CL = 300pF, SEG _n , GRID _n	

最大输入时钟频率	F _{max}	—	—	1	MHz	占空比 50%
输入电容	CI	—	—	15	pF	—

时序特性 (VDD = 5V)

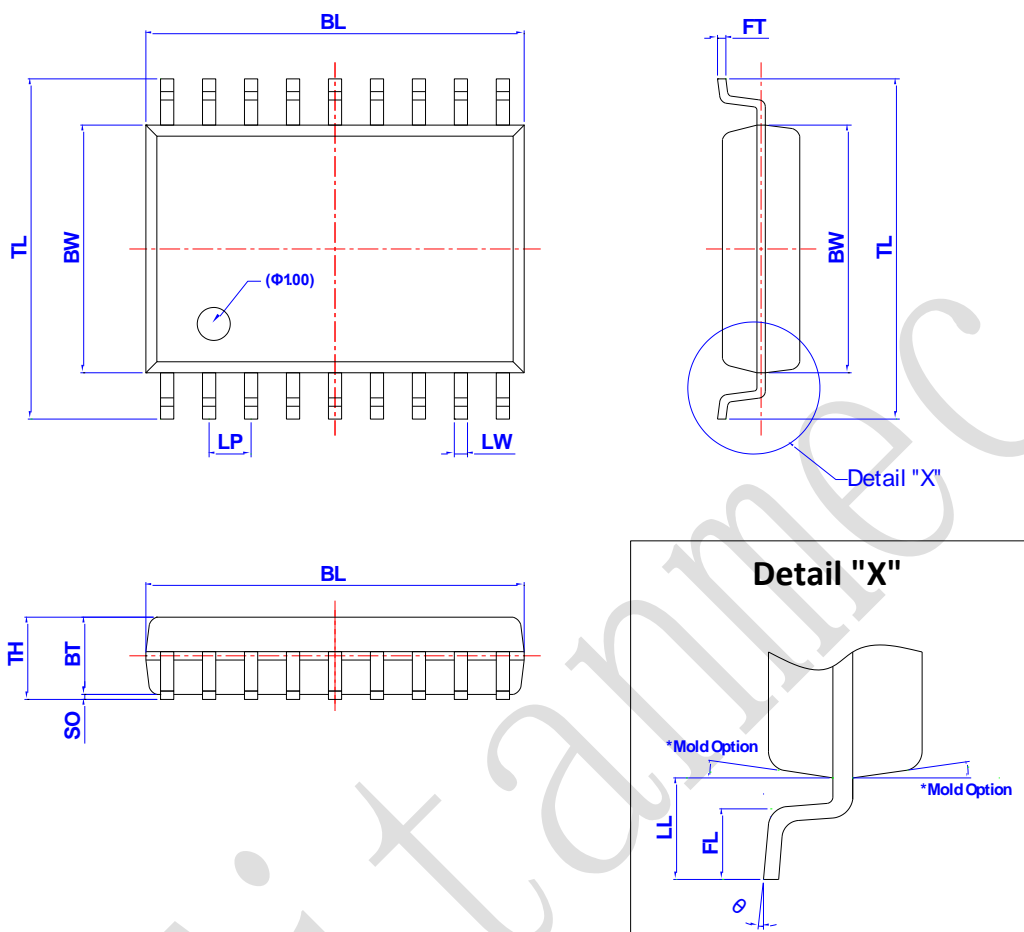
参数	符号	最小	典型	最大	单位	测试条件
时钟脉冲宽度	PW _{CLK}	500	—	—	ns	—
选通脉冲宽度	PW _{STB}	1	—	—	μs	—
数据建立时间	t _{SETUP}	100	—	—	ns	—
数据保持时间	t _{HOLD}	100	—	—	ns	—
CLK → STB 时间	t _{CLK-STB}	1	—	—	μs	CLK ↑ → STB ↑

时序波形图:



十四、IC 封装示意图:

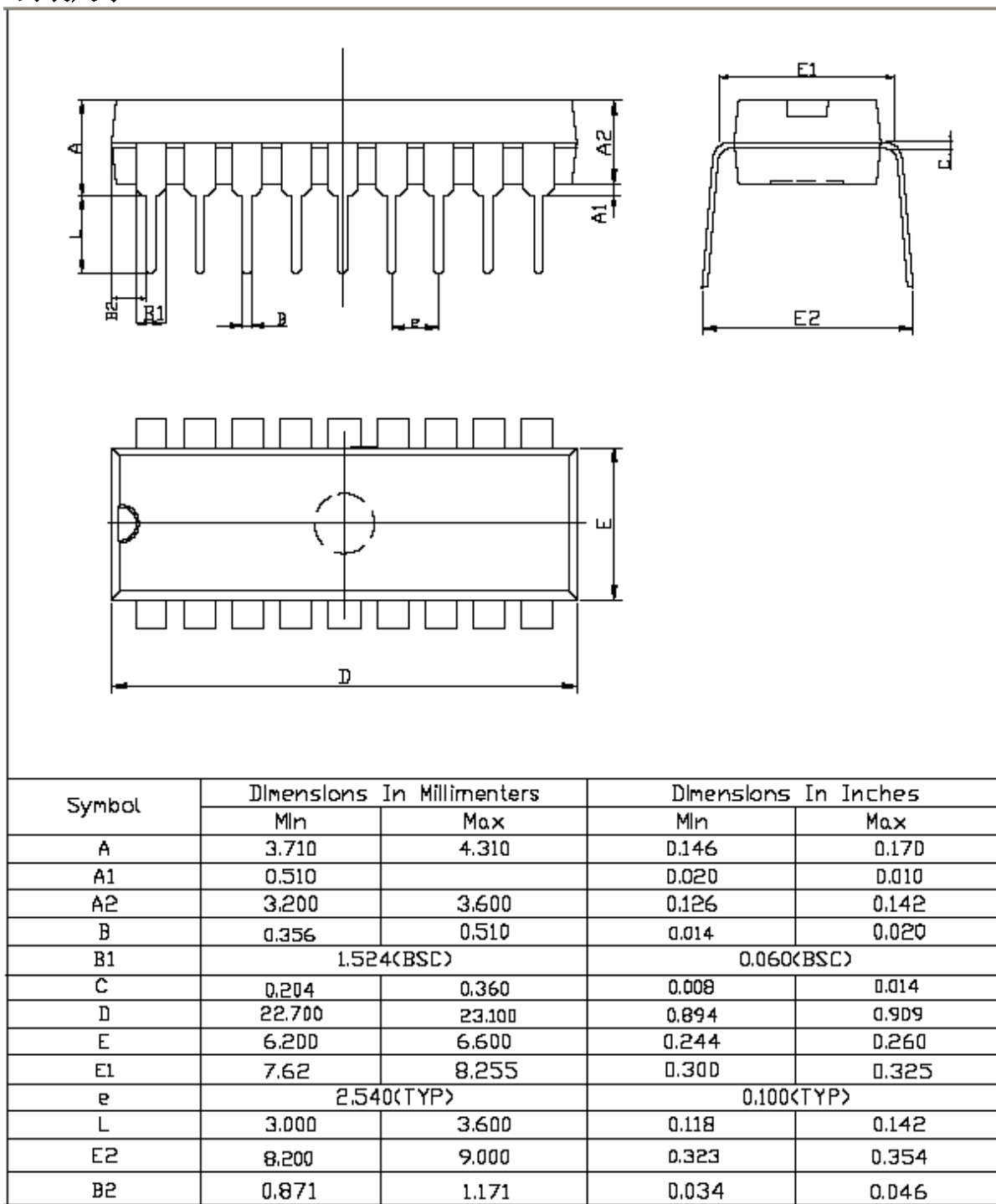
SOP18 封装尺寸:



Dimensions

Item	BL	BW	TL	LW	LP	FT	BT	SO	TH	LL	FL	Θ
表示	总长	胶体宽度	跨度	脚宽	脚间距	脚厚	胶体厚度	站高	胶体高度	单边长	脚长	脚角度
Unit	mm	mm	mm	mm	mm	mm	mm	mm	mm	mm	mm	°
Spec	11.65 (11.45) 11.25	7.70 (7.50) 7.30	10.50 (10.30) 10.10	0.400 TYP	1.270 TYP	0.300 (0.250) 0.200	2.44 (2.34) 2.24	0.250 (0.150) 0.100	2.590 Max.	150 (140) 130	100 (0.80) 0.70	8 (4) 0

DIP18 封装尺寸:



All specs and applications shown above subject to change without prior notice.

(以上电路及规格仅供参考, 如本公司进行修正, 恕不另行通知。)